

ENTREZ DANS LE JEU

INFORMATIQUE





Clavier Informatique Intellivision: vos premières touches de programmation

Les codinations ne vont pur tragique d'un abord faile. Le chaèges neve ces coge la consessance d'un largue étabori. Le dever informatique funtilissacion vons seatres à un largue RASC d'amplich pour vousification te constructure consortance. Le chore a trusure le capables d'un bom pédagque. Il est patient d'ovosifiet assocze publica lle color un summations production de la companie de la color de la consortance vous agante von crevan socce un jeu simple devouleurs. Erfend nouble pas qu'on insprend bles magie en simmation.

Cc savor: "Your neuf" your permettra de créer facilement your personne de la console de jour Intellessam, you pourrer récopèrer les pensemages de voi cascenes lore livrision. Modifier leur stille, leur graphisme, leve déplacement, et milter le décor vous et en aume dans lequel de Volugie voyer, avec le climer finformatique Intellivisions 'est

une nouvelle avenuere qui commence l'Essentante de l'imagnation.

Signaloris enfin que la console de jour listellavason peut également se recorder à un claver musical qui vous donners le plaist de voir danser les notes sur l'étranen même temps que vous les muse.

Système Intellivision : l'intelligence est de la partie.



Nº 2 DECEMBRE 83

Les robots sont encore chers : cului de Multisoft échanne cependant à la règle, tout en rant des nossibilités de développement intéressantes. Que tient-il entre ses doigts gourds? Un micro-ordinatuur de poche, puissant et complet : le Sharp PC 1500. (Photo : Pascal Cossé).

mmaire 48 Le Sharp PC-1500

- - 54 Le robot Multisoft



- 60 Un codenr incrémental
 - 66 Un programmateur de microprocesseur
 - monochip (68705) 76 Trois améliorations
 - pour le ZX 81 92 Un robot bătisseur

pour PC 1500

17 La numération 20 La programmation 24 1 -

4 Agenda 11 Notes 12 Composants 16 Industrie

- microprocesseur 6500 30 Les
- microprocesseurs monochin 82 Robots : les actionneurs

36 Le kit Polamid de télémétrie par ultrasons 43 L'imprimante 4 couleurs Oric MCP 40



Motor in Dicke van older für ihr bestell der Philipsone in Basilia Statistiere in Statistike von sollt absolver in spend das 100 der F. A. Besteller (1984). In J. Besteller (ear, et, d'autre part, que les tendyact et les anates anaixes demen but d'appende et d'illegenden, charte ma учествой подраг, од рабова, наи мен с сописнения са папат на де не бразо-дени се запат сва, на грепленийски си гренийски по при винут ресебе дат се или, социтални дене не опотепро, или без на с Сентийски сетами на свая. Навест об обрат 770 Власт бил били по сетами 13

19 sn 21 dicembre 1983 2º confirmed international Requestrements Too, Center for information research. University of Florida, Gainesvelle, FL USA, Tel. (902) 26 lanvier 1986 L'AFRI organise un voyage technique dans le Sod-Est, à Grenobio. Visites des industricle stayages A LD.: Albora: LT.M.L.: Rensergnements 547,49.33. 25 au 27 lanvier 1986 Compres

«Reconneissance des

formes et intelhagnes artificielle - A Paria. Recognements APCET. m. 766 24.19, on INRIA, (3) 954.90.20 (posts 600) 12 et 13 fferrier 84 professiornelles de Salon International de la Magnette et du Medele Redert se Bustille, 250/2 Peris

Remeignements : tel.: 21 no 24 fivrier 1984 SIBSO 84, Salon régional informatione, rebetsuse. barrantigue, télérmitique et Sud-Ouest, à Toulouse Renseignements P Lemertin, SIBSO, 35bis. BP9774, 31029 Toulouse Cedex, (61) 25 02.61 22 on 34 Siveley 1984

9° ужитося priero-informatiques de Grenoble, Cette exposants (materials et logiciels) et un programme de coeferences et Avec is sellaboration de l'ADIRA (Association pour le développement de

informitique en Renseignements: CUEFA, Domaine universitaire de Start-Martin d'Hirron, BP 53 X. 38041 Grunoble Cedex. (76) 54.51 63

6 ag 8 mags 1984 Productions at robonius factours de developpement

international organisé per l'ADESO (Association pure (Association pour le recherches suprès des universités, des centres de recherche et des entreenses d'Accettonel, de l'ADETAA techniques d'automatisation

développement dus l'électrosique Electron 84 Arpel sux comercialestics. Rengiments ADERA.

Sunt-Midnellan, Infin Cedex, (56) 05.84.24, poste 6 mars 1984 2º Congres de la acetica de des Congrès). Appel sux сосименности Renseignements : AFGE Tour Europe Codes 7.

92993 Paris La Defense, (1) 14 ag 16 mars 1984 STBSO 84. Salon restonal Antonstique de Grand Resseimenests : P. Le Martin, SIBSO (voir 21 ag 26 Signer 1986).

7 no 30 mars 1984 STBSO 84, Salon regional Informations Robotions Automotique de Gread Sud-Ouest, h Montpollier. Rennengerooms : P. Le. Martin, SIBSO (year 21 sq. 24 (Perter 1984) 27 mars us 5 avril 1964

Metallorabotka, a Moscow (URSS) Remeignements IP Stehlin on Mile F. Leonar, CEME (505.34.32)

SEGULATRUMS TO S

15 A 630 V eessell FASTONED Pay 100 7.51/W Din 28 x 45 x 45 xx 40 x 40 160W PM 10 P Pour T00 P 85"/M Don. 25 × 20 × 10 Pm 27 50" Pay 109 111W On 50 × 25 × 25 08 301W 0m 0 25 H 12 MV

136.00

9.00

12.60

4 00

nt

1,00

10,00

25.00

10.00

Broke #2 - Huge on

Cont 4 x 4 con

die Programmer 200 x 72 x 73 mm. or 2 1086 no 4 16820 151/W Girl 50 × 2n Hon yours, non perui Play 8 70020 2s 1 of Clay 22 × 210 × 14 mm Pox 8 P

non elimater pour li





OU? QUAND? COMMENT? POURQUOI? Chaque mois, Ca m'intéresse vous répond.

Pour la première fois, un magazine répond aux mille et une ques tions due your your posce dans tous les domnines, qu'il s'agase d'astronomie ou de zoologie, de botamque ou de funarologie, de cinéma ou de physique, d'économie ou de photographie. Cam'intéresse interroge pour vous spécialieres et savants, afin de your offers la meilleure information Les jeunes lisent Ça m'intéresse pour socrende

On savage diest que les Victories avances decouvers l'Austrique 900 van contr Colombi

pureass pour discuter avec leurs enfants Cam'iméresse, un magazète mensori de 82 pages minimum, dont plande la moitif en couleurs avec plus de 190 illustrations et photo Pour vivre pleinement avec votre temps, abonnez-vous à Ca m'unifresse, vous y trouverez toujours ce qui vous concerne, ce qui

works consider lear avenue

Come à loyer, marc de call,

your intrigue et ce qui voes pessionne.







Bon i découper ou à recepter et 1 adresser unus U.S. in divers minimum a Cambrahama.

pour I an (12 mandres) ever une formanse de 26 F 154 F na heu de 200 F. to book les care, in order y sout connects read at most elementaries on the given

See Section Report on Land Mode de réglement, portaje copiese mes aboussaise de 190 Fors de 194 Fisik

one with two Press



VOICI SPECTRAVID L'ORDINATEUR QUI DÉPA. William Wald Wadanada Wa OGDOOD STATE Associal Editoré ou néaphyte on micro-informatique, veus alles vous lientes du champ informatique et ce, dans sources les cetégones d'utilisation : INITIATION - CREATION - JEUX - EXPLOITATION Le SV 318 est un trethme informatique évalual coardennant combet Jonos en effet, un araingteur personnel n'avast autont mouveur à-

A tout moment, il se mettro av diaposon de vas progrès, de vas besains et





Tris scupie d'emplo, utilisset un bosc clair et niche, atherioppé bour lui par MICROSDET®, le SV 318 vaus cuern largement les parant

longrages tells que Pescol, Cabal, Pt. I., Lago. LE SV 318 DÉPASSE LES BORNES DE LA CRÉATION Si vaus vaulez créar vos propres programmes au devesir un artiste

Un occhs à 10 sauches de fanctions programmables.

- Un stockoge des informations sur disquettes ou cessettes

LE SV 318 DÉPASSE LES BORNES DU JEU. Vêrcobie "bête de jeux", le SV 318 possède, outre une amaie comme de yeux remarqueble, un most méde la possibilité de rocevoir

LE SV 318 CEPASSE LIS BORNES DE L'EXPLOITATION Que vas berons se situent au riverou persannel, familiel au profes sionnel, le SV 318, par ses nombre uses possibilités de configuration et

 Une persone propre couvrant gestion personnelle ou forestiale. Une consectivité ou reuve ou standard MSX[®] reprovement divis TO . Use compatibilité intégrée au standard CPIM (80 colonnes)

un mercrae chair de losinels

Appr in SV 318, blue non me vous crefters, car il démons vrances - Extensional de mêmore de 32 Ko à 256 Ko RAM et de 32 Ko à

- Chaix de pérphériques joines atteint à ce jour par un apporcé de critis catigorie, comparised notomerant, bother d'extretion, meri-bus Sicteur de connettes (géns par l'antirectrur), extressan lá K RAM er

CARACTÉRISTIQUES TECHNIQUES

• 32 Ka ROM extensións à 96 Ka ID coulture et 32 juins prophiques.

· Lectaur de contouches intágri TOTAL F2 9809

Avec soutes are performances at are aspected d'extension. In SPECTRANIDED SV 318, l'ordinazeur qui déposer les bornes, vo vous

CHIN es use mergus dibeats de Destel Research ha

LE SV 318 EST EN DÉMONSTRATION CHEZ Valric-Laurène

environer explorer fields

· VALRIC LAURENE / PARI · WURICLAURENE / MARSEILLE

22 overue Hoche (M" Etoile) Tat 225.20.88 5 nie St Soens (M* Meux Part) 18/ (91) 54-83 2/ · WLANGLAURENE / LYON . BY BELGIOUS: MICRO MUSYFTING 10 quoi Tilatt (M° Beliecourt), TN - (7) 838 24 25 52 overue de l'Hippodrome 1050 Bruandre, TAI AdR 41.82 EGALEMENT A LA FINAC, CHEZ HACHETTE MICRO ET CHEZ LES MELLEURS SPECIALISTES

Je džive sars engogement de ma post, recevar vatve documentation sur le SPECTRANDED SV 318

SEGOR · POTENTIOMETRE OPTO-ELECTRONIQUE

Scece produit des types, standard muts may plastique ou metalfique), des opto-coupleurs divers. a photo-resistances d'utificateurs, a conduit à l'etiade d'un potentione tre arraylectrosistic offrast use dures de vie dimitée crochement, une absence

resistance entource d'une

photo-conductrice, on cree



conductinos places an contre cred year formers our la picte

us post conductour entre la

SPERNICE JAUGES DE CONTRAINTE Uffrunt ses seemsusan sur les metasses en feuille. developper une gamme de concurrencer les productions achievalement impartees. Stermice meanese names realisees à partir de techniques avancces de

Weiston per calculatour. Unrestme les caracteratiques etxet disposible on 6 valeto, de correcesation de coefficient de diforation du tente avec cette gamme de

1984 : 20% de la start environ 200 000 pieces.



galvanometrique ou extre.

La magniferentiane e fue partie des capteurs magnetiques rengrecant à un champ continued on a unc variation oc champ RTC so vose avec des cartesan en poots magneture estifs. Le à la devention du courage dure us conducteur per un chiere geometrase. Co.

obtenus avec des cimteurs à office Hall, on particular pour la screibélit. la frequence d'atrhisacion, cette dertiere pogyses atteindre planeurs MH2 deplacement language englersent des semants,

conniencatives...

MEDM FIRRES OPTIQUES MANUFLIX

Cos filtros perapues per vir etudices pour les applications grand public les fibres plantiques l'attenuation ettern 500 a 1000 dB@m Rice n'empêche, en revanche, de les employer nour des fibre optique era là cé un carriery on the diede no Ces Stres garstern en differentes VCCHOOS, DUCS de 0,25 a 3 mm de diametre, gamees multibries

idee de rassembler dans un mone ou multibrins (4 m de 4 modeles d'embouts pour lour pence, le tout dans un

MICROMOTEURS A

Porteseno apocialiste do rendement, presentant cette planetaires utilises permettent d'obtenir, à la dewalophaction clevi Cox metours sont livesbles avec codesr cetique

Industrie

Avec 16 millions de

deja a la poiete de la robotage et d'Intribarnes Amilicadie, se devoit de ne pra fiellir à son image de service apres-vegte. On a do mal is imagency on one

see monopolistiuse marche des pièces de rechange. Le Rechange (MRP) central surface de plus de

constitue de 3 magavies econyclassement reports a chocun, des objectifs principality Le MRP

expedie chaque jour, on 64 зеть-тетоерися. 36 contenours ferrowantes.

a pour objectif principal le

avage 16 h est traitee le jour пёне! Се падаво rumance '9 000 orference mecaniques on accessomes de grande vesto. A tecme.

sa surface atteindra 110 000 m. Compa co meteurs, le stockage des

politos piccos. le triage et Personalition des proces

«receptors-stockage» que carcifico- La chelea

150 clamets de 2 tomes de charge Paur permetire

automatique des chariots d'anc zone à l'autre, on activity process, 2 boucles

Chaque chanot porte une adrosable qui permet de Luiszeffer Des têtes de des agsillages Armic à destruction, of opens

déchargement du charot, le papitre de commando, Fadrous contrast data lo

enfin que le pilotsque de gat researc may 12 automotor-

EMPARI DISERVICI E

mmédiat. Johnent nommé sensible ou constituce de Telluram strès mrace.

pent y enregnirer dars le decree west instantanement disposibles

d'exploration developpee pur Sarroy, Sarrogramos -Draw System - on methode

de l'exploitation Le system: Servo SOF-3600 V



LA NUMERATION

homme est habitué. appelé système décimal se sert dans certains domoines. d'antres systèmes. L'un d'eux, celui de base (0), nous est reste de misla civilisation sumérienne à travers des urités de mesure du temps (1 hours = 60 minutes = 60 × 60 secondes) on d'angles en deures En informatione les systèmes de numeration les plus fréquemment utilisés sont le binaire (bose 7) Foctal (base 8) et l'hexadecimal (base 16). Le cherx de ces systèmes decoule de la technologie mise en cuits qui composent un ordinateur ou une calculatrice. En effet, l'information, à l'entrée on a la sortie de ces circuits, no peut prendre que sion et un etat bas. Il était logique de faire correspondre à chacun de ces états l'une des valeurs que neut paire (0 et 1).

Décamposition

Les nombres tels que nous les utilisons sont, en réalite, une convention d'ecriture. Tout nombre (en se limiters au cas des nombres entiers positifs) peut s'écrire de la maneire surrante.
$$\begin{split} N &= a_a \, b^a + a_{a-1} \, b^{a-1} + \dots + a_a \, b^a \\ &+ a_a \, b^a \end{split}$$
 Came expression set is décomposition de N en fonction des puiscances entitées de b. De ce polymône, on tire la valeur de N dans la base

 $N = (a_n a_{n1} ... a_n a_n a_n a_n)$ Il est important de noter la base charge on matter aways la série de chiffres représentant N. En l'absence de toute indication, on saura one N est exprime on base 10 ou en base 2. Dans une base b, on a besein de b symboles distincts nour contr tous les nombres. Lorsque b'est supencur à 10, on complete la serse dos chiffres de 0 à 9 par les premitnir l'ensemble des symboles necessains. Pur exemple on buse 16 los chiffres (ou digits) screet: 0.1.2.3 En base deux, deux symboles suffisent, 0 et 1. On les appelle aussi -bit- abovention de l'angles de nary digit -.

Changement de base

Examinous maintenant les procedures de changement de base que tous illustrerens avec quelques exemples. Passage du système decimul à un au-

tre systeme.
L'écritaire d'un nombre dans n'importe quelle lause résulte, comme nous l'avons vu plus hout, de la decomposition de ce nombre suivant

les puissances entières de la bose.

Nous affons décrire desse méthodes

permettant de trouver les termes de

cette décomposition polynômiale.

P methode:

Ou calcule toutes les paissances

successives de la tote junqu'à la plus grande dont la valour reade. In féricier on equê: au nombre à exposition con equê: au nombre à exposition de la companie del la companie de la companie del la companie de la

= 1, 3' = 5, 5' = 25, 5' = 125, 5' = 625. Comme 5' = 3125 est plus grand que N, la permère operation sera la division de 2678 par 625,

53 | 25 3 | 5 3 | 2 3 | 0

2º methode : Cette methode demande morns de calculs. Reprenons le polynôme de decomposition d'un nombre. $N = (a_1, a_2,, a_1, a_2, a_3)$

 $N = a_a \, b^a + a_{a\, i} \, b^{a\, i} + \ldots + a_a \, b^a = a_a$ b1 + 14. b4 on peut agosi l'écrire

N = (a, be1 + a, , be1 + ...

+ a, b1 + a, b9 b1 + a, b0 = [(2, b=1 + d, b=3 + ... + a, b9 b1 + a, b9 b1 + a, b9 = [f...f(a, b) + a, b) b) + a, bil bi + a, be

ce qui nous conduit à la deuxième facon de trouver les chiffres a. a. a. ... a., a., sans calculer les puissances do b. En effet, si nous effectoons la division de N par la le résultat sera :

 $N_1 = [...[(a_n b + a_{n-1}) b + a_{n-1}] b$ + -- + a l b + a avoc pour reste a.,

En séltérant l'operation, autant de fois qu'él est possible de le faire. nons obtenous, en premant le resulles restes des divisions en commencant per la fin. les valeurs de a., a., a. Exemple: soit N - 49 a écrire en base 3

alors N = (1211),

Passage d'une base quelconque à la besse 10. Pour effectuer le changement d'une

base by a une base by, le plus facile en genéral consiste à calculer la vakur de N en base 10 dans un premicr temps, pais à faire un second N. Dans certains can copendant, il est inutile de calculer cette valeur intermédiaire, par exemple lorsque l'en deit passer de la base 2 a la base 8 ou 16 et reciproquement, car 8 et 16 sont des pursoances entières de 2 (8 = 21, 16 = 29. Voyons dans ces cas comment il est possible de changer rapidement de système. Si

im nombre s'écrit en base 2 :

Co nombre out faul 5 : N = a, 20 + a, 1202 + a, 202 + ... + a₁ 2³ + a₁ 2³ - a₂ 2³ Il est mossible de mettre 2³ et ses puissances en factour de certains

 $N = (a_0 \ 2^0 + a_1 \ 2^1 + a_2 \ 2^3)$

+ ... + 2, 2-1 + 2, 2or 20 = 8, 20 = (20)0, 20 = (20)0,... Nous obtenous done une nouvelle

En pratique, nous regroupous les chiffees de N en base 2 nor blocs de trois, en partant de ceux de plus fuble reads. Chaque groupe arms formé proposiente un nombre binaire dont la valone, que l'on calcule, est de facon semblable, les blocs

contenant quatre bits, pour passer de la base 2 à la bose 16. Exemple : (10110100001), - (1321), - (2B1). on se rappelle qu'en base 16, les promières fettres de l'alphabet complètent la serie des 10 chiffres. telles que A= 10, B = 11, C = 12, D = 13, E = 14, F = 15

en base 8 ou 16, en sa valeur dans le système binsire, en calculera la valeur hissaire de chacun de ses digits. quantité qui se notera sur trois ou quatre bits, suivant le système d'origine Exemple (537); - (101 011 010);

(7FI) - (0111 LI11 0001).

Les opérations binaires

L'addition Nous commençous par donner la table de l'addition de deux pombres à un chiffre, a et b. Ceux-ci ne peuvent prendre que 2 valeurs : 0 et 1. a = 0, b = 1, a + b = 1a = 1, b = 0, a + b = 1

dans le dernier cas, le resultat de On conserve tous les bits de poids l'apération peut aussi s'enoncer ainsi - a + b = 0, avec une retentro egale a 1.

La sonstruction La table de soustraction de demi nombres elementaties est : a = 0, b = 1, a - b = 1, ct l'on retient

a = 1, b = 0, a - b = 1 a = 1, b = 1, a - b = 0en reprenent les numbres A et B

A B - 01 11 10

On pent sussi vonloir calculor B - A. - 11 01 00 B - A = 10 00 10

les, le résultat de l'operation est newater. Pour distinguer un nombre nostif d'un nombre nésatif, nous utiliserons une convention : le bit de plus haut poids d'un nombre servara à en connaître le signe. S'il est

est ceal à 1, le nombre est négatif. Nous allons sussi útiliser une nutro foriture des nombres : leur complement, car de octte façon, la sonstruction de deux nombres se reduce a use addition. Par definition, le complément vrai d'un nombre N à a digits exprime dans une base b. que l'on note N fire -N barre), est donné par la

formulo N = b N Dans le système binare, b = 2. done N = 20 -N Exemple N = 0011 N s'eerst sur quetre digins, glots N = 24 - N N = 10000 - 0011 = 1101

N sams faire de soustraction. I™ mëthode : On complemente un à un tous les buts de N. le nombre our l'on ob-

tiont s'appelle le complement à 1 de N. Pais on ajoute 12 ce nombre, ce om nous donne le complement yrai (on complement à 2 dans la base 2) S. Si N = 9011, son complement is 1 est 1100 et son complément à 2 : N = 1100 + 1 = 1101 21 m/thodo :

fuble de N insoy'su premier «1» rencontre inclus, puis un complemente les hits survants

N. - 0011, N. - 1101 N, - 10 11 0100, N, - 01001100 Revenons à la soustraction de deux nombros A et B. Si on yeut calculer

du nombre à sonstraire, ici B et ou l'aigute à A. En effet y A et B yent exprimes sur 4 bits par exemple. le complement à 2 de B est par definition égal à

B = 2c - B = 10000 - B door A + B = A + 19999 - B - A-B + 19000 comme le resultat acra donne lui

auso sur 4 bits. le fait d'irienter 10000 à celui-ci ne change rien. On vort done bien que A-B est équivalent à A + B. Reprenons les valeurs de A et de B

B = 010110pour calculer A-B, on détermine

B - 101 010 alors A + B - 011110 pour calculer B-A

X = 001 100 B + X = 100010Le résultat dans ce cas est négatif. puisque le bit de plus haut pouls est

ceal a 1 Si l'on veut connaître la valeur absolue de ce resultat, il suffit de cherther son complement a 2 :

On retrouve bien la différence A-B La multiplication

a = 0, b = 0, $a \times b = 0$ $a = 0, b = 1, a \times b = 0$

La multiplication s'effectue comme

La division est une suite de multiplications et de soustractions lersqu'on l'effectue dans le système décimal. En base 2, le principe reste le

110100 1101 101 00110 101

Le resultat de la división de 110100

par 101 est 1010 et il reste 10

Jasqu'ici, nous avons vu le codage on binaire par, mais il existe d'aptres codes permettant de detecter des erreurs dans la transmission d'un mot ou d'un groupe de mots ou de coder sussi hien des nombres que des caractères alphabetiques et les caracteres que l'en trenve sur le clavier d'une machine a cerire.

decimal on decimal code binoire). Comme son l'induque, ce code sert à convertir un nombre decunal en bantire, mais ict, chaque chiffre du nombre en base 10 est traduit sur quatre bits. Par exemple 1983. Cent 0001 1001 1000 0011 ca DCB. Co code presente un inconvenient car lorsqu'on fact des opérations catre data nombres codes co DCB le résultat n'est pas temeurs directement lieble dans ce code. Exem-

pře 1001 + 110 Pour pallier est inconvenient, or

utilise un autre code, derivé du DCB, appelé code -plus 3- ou -ex-- Code -plus 3- ou -recess 3-Dans ce code, on moute à la valeur bassine de chaque chiffre traduit en DCB is upported 3 = (9011)F, or one

donne, pour les chiffres de 0 a 9 0 = 0011 5 - 1000 1 - 01006 ~ 1001 7 = 1010 8 = 1011 Quand on effectue une addition, if fast acester 0011 à choone erraine

de coatre bits du résultat si on a en dues le caicul; sinon, on en retrunche cette même quantité. Exemple: soit à additionner 829 + 174

1011 0101 1100 + 0100 1010 0111 1 0000 0000 0011 + 0011 0011 0011 001

9909 9011 9911 9119 - 1993

Autre exemple impliquant, au costaure, une soustraction de 0011; sort a additionner 132 + 25 -0100 0110 0101

+ 0011 0101 1000 0111 1013 1101 - 0011 0011 0011

0100 1000 1010 - 157 Code ASCII (American standard code for information interchance).

Ce code sort à transmettre tous les caracitres disposibles sur un type courant de clavier. Il comporte senéralement 7 caractères binaires, auxonels on aboute parfers un huipermet de détecter les errours de transmission. Grace a ces 7 bits, on pout transmettre insen'à 21 = 128 caractères distructs.

Codes détecteurs d'erreurs Ce sont des codes dans lesquels un de ce mot. On peut alouter au mot parite impaire. Lorsqu'en travaille on pente paire, p est egal à 0 si le nombre de «l» contenus dans le

mot est pair, et p = 1 si ce nombre est impair. Exemples: N = 1010 -> p = 0 N = 0111 => p = 1 Code Gray on binaire réfléchi.

Ce code est tel que deux nombres consécutifs ne différent que d'un bit. Il sert surtout pour la transmisston de variables analogiques (c'est-à-dire dont la valeur varie de entre doux ctats consécutifs de la variable, scul un bit neut changer. Ainsi le code Gray des nombres de 1

1 - 0001 6 - 0101 2 - 00117 - 01003 = 0010 8 - 1100 5 = 0111 10 = 1113 15 = 1000Les codes que nous avons vus ici pe democat une solde de ce qu'il est nossable de faire à partir du code benaire PUC.

11 - 1110

LA PROGRAMM

omme le précédent cet article sera consacré aux notions de base indispensables à qui veul porroir programmer dans des tions satisficiantes. None allons desilement vons présenter les «outés» de programmation classiques co qui - sans yous permettre encore de les utiliser - vous rendra besucoup plus compréhenchie la lecture de certains cuvrages ou mômo, plus simplement, de certai-

nes flebes techniques de micro-ordinatours. Nous allons commencer tout d'abord par un neu d'arithmé. tique, suite logique de premier arti-

Nous avons écrit, dans notre memero inaugural que la majorité des micro-ordinatours on des microprocesseurs utilisment des mots de hast bets. Plus procisement, I'on doit dire que tous les microprocesseurs actuels travaillent sur des mots qui ont des tailles multiples de 4 bass. Ainsi le TMS 1122 (ptilisé dans la programmateur universel de notre premier numero) est-il un microprocessour 4 bits. le MC 68705 P 1 (nrésenté per ailleurs dans ces no. ges) un 8 bits comme la majorité des «micro» actuels tels les 6800, 6809 8000, Z 80. 6502. etc. Les «gros» microprocesseurs, quant à cux. sont des 16 bits tels le 8086 on le 68000, voire des 32 bits. Cette «unite» de 4 bits qui se retrouve dans tous les microprocessaurs est fondamentale. En effet, il nous faut au minimus, 4 bits pour représenter en binaire les nombres

cédent article). Par sélieurs, ces 4 bits sont mai utilises si l'ou ne s'en sort que pour repetisenter les norebros de 0 à 9; en effet, avec 4 bits l'on peut aller de 0 à 15 (0 = 0000 et 15 = 11(1). Ces constatutions ont conduit les informaticiens à introduire une nouvelle base de numéra. tion, la base 16 qui s'atilise exactement comme la base 10 à laquelle vous êtes habitués ou la base 2 vue le moss dernier; en effet pour regresenter un nombre en base 16, on va le décomposer on une somme de multiples de puissances de 16 comme on le faisait pour écrire un

nombre en binaire avec les puissances de 2. Pour vous faciliter le travail, la figure ? vous indique les puissances de 16 les plus employées en micro-informatique. Ainsi, si l'on veut convertir en base 16 le nombre décimal 4361 neus allons le décomposer de la facen anyante : $4361 - 1 \times 16^3 + 1 \times 16^2 + 0 \times 16^4$ + 9 × 169; Il s'écrira donc, en base 16, 1109. Use operation, comme on le voit, peu compliquee et si vous avez bien assimilé ce que nous

avons explique pour la base 2 cela ne doit your poser sucun problème. Il nous faut quend mone your donner quelques precisions; la promikre, d'abord, est que le fait de travailler on base 16 s'appelle aussi travailler en hexadécimal (d'eu le titre de ce paragraphe), de même que travailler en base 10 s'appelle

précision est plus importante: en effet, si noes travaillors en base 16. il va nous manquer des symboles 15. Un exemple va vous permettes de mieux comprendre ce problème soit à écrire en base 16 le nombre decimal 29; 29 est égal à 16 + 13 sort emoore: 29 = 1 × 161 + 13 × 161; d devrsit done s'écrire 113 mess cette ceriture peète à confusion poisque 113 comme étant 1 × 162 + 1 × 163 + 3 × 16° soit 275. Il faut donc choisir des symboles autres que des numbres pour representer 10, 11, s'est porté tout simplement sur des lettres et A représente 10 R-11

vous permet de comprendre comment appeniessent ces emvalenceses» lettres dans les nombres hexadécimany. Amss. si l'on regrend notre 29 décimal à représenter en bexadécimal il sera note ID sans ambiguité possible. Pour bien fixen les séées, la figure 2 presente les nombres de 0 à 15 en décimal, hi-

Des kilos au

ne font pas mille

de justifier ce curioux titre de remgraphe, nous allons yous donner la valour décimale de quelques nombres beand/cimius -classiques-. Un microprocessour 8 bits peut re-FF, c'est-à-dire 255 en décimal Avec 16 bits on peot aller meet'h FFFF soit 65535 (utilisez la table de travailler en decimal. La deuxième : la figure I pour vous en persunder).

ATION



0001

Floure 2 : Les pombres de 0 à 15 en déci-

Par silleurs, 1024 on décimal correspond a 400, 2048 à 800, 4096 à 1000, 8192 à 2000, 16384 à 4000 ct 32768 à 8000. Ces valettes ne vons sont pas données pour le plaisir souvent dans les notations, les teilles de memotres, les adresses de circuits, etc. et il est bon de les avoir En decimal, et pour simplifier les notations et les appellations, il est normal d'ampeler «kifo» la valeur 1000; ainsi 1 kilometre fait-il 1000 mètres. En bexadecimal, le même principe a etc adonte mois comme 1000 decimal se code très mal on bexadecimal, 1 kilo bexadocimal fact 1024 qui est la puissance de 2 la plus proche de 1000. Ainslersque l'on rarie d'une memoire ayant une capacité de 2 kilo octeta, cela signific qu'elle a une camocité de 2048 mots de 8 bits. De la même facon, un micro-ordinateur avant une RAM de 64 kilo octets dispose de 65536 (64 our multiplie 1024) octets de memoire. Pour alléger en-

kilo octets est souvent abreve K manuscule et l'on parle d'une memoire de 64 K octets quand on a omet pas purement et symplement car l'indication donnée n'a giora plus aucune signification, une mémoire n'étast pas topiours organi-

Parler de binaire, d'hexadecimal, de mots de 8 bits, c'est bien beau

ment le microprocessour ya utiliser ces informations et comment il va les manipuler nour arriver à executer des ordres que vous las agrez donnes via, par exemple, un programme. Comme nous l'avons dis dans notre précédent numéro, toutes les opérations arithmetiques et location sont effectuers or rivered du microprocesseur en suivant une sequence d'instructions contenues

sentant ce que l'on appelle un programme. Comme le micronencesyeur est un circuit logique, il no comprend blen evidenment que le binaire, en conséquence, erx instructions sont codecs on binaire on memoire et placees les mors à la suite des autres dans un ordre determiné par la porsonne qui a écrit le programme pour conduire a l'execumon de la fonction desirée. Cette programmation de très bus niveau consistant à écrire des mots binaires les uns à la surte des autres en memoure n'est évidemment pas utilisable de facen simple surtout des one le programme à certre dépense quelques dizanes d'instructions elle n'est donc jumais utilisce. Une premiere simplification, man been minime, cut apportée en écrivant dimoire on beyadecimal. L'on n'y eagne men au point de vue simplification de l'écriture du resuramme

on mémoire, cette séquence reselv-

proprement dite, tout au plus gagne-t-on du temps au plan de l'ecriture des mots mémoire sur nan'est res, non plus, utilise affeurs pour des programmes extrêmement Pour écrire un programme de façon

valable. l'on fuit appel à des «outilsy de programmation. Ce terme -cutils- ne doit pas yous induire en cereur les outils en auestion sont en effet des...programmes. Rassureznotions dans le maragraphe unvant. Passons done at langage machine et à l'assembleur.

Langage machine of assembleur

Tout d'abord, et comme nous surons encore l'occasion de le fiere très souvent, voici quelques definitions de termes. Les instructions dont nous venous de meier et aus microprocesseur constituent le jen d'instructions de microprocesseur arpelle le langure machine. Anna, l'apporte une réelle simplification lorsqu'on dit que quelqu'un programme en langage machine celu signific qu'il manipule directement ou

indirectement ces instructions éle-Au risque de nous répeter, précisons que ces instructions machine no provent faire exécuter, sculer, ore des fonctions elémentaires telles qu'addition, soustraction, opérations logiques, parfors multiplicatron et plus rarement encore division. Ces opérations sont, de plus realisees sur les moes que sait manipuler le microprocesseur; aims un mioro 8 bits ee sait, ap moven d'une de ses instructions élémentaires, ou additionner deux, mots de 8 bits et encore faut-il que le total soit inférique à 256 smon il ne trendra nos

sur les 8 bits en question

Pour realiser des opérations plus complexes (le calcul d'un sinus por exemple) il va fallotr creer un programme complet qui, au moven des instructions elementaires, se débroudlers pour arriver an résultat C'est out aspect des choses qui complique un peu l'emplot du lansuge machine et qui lu fait préférer les langages evolués, comme le BASIC par exemple; pous allons y reventr dans la suite de cet exposé. Pour manipuler ces instructions. clementaires le plus facilement possible, plusiours methodes existere Tout e abord, les instructions (des mots de 8 bits rappeions-le) ne som pas representées par leur code binure ou hexadécimal mais le sont au moyen d'un assemblage de lettres résument la fonction de l'instruction. Malheuressement pour nous, pauvres francophones, les microprocesseurs so revelent tous

d'origine américaine et cet assem-

biage de lettres résume la fonction I une confusion souvent introduste des instructions exprimee en Amé-

los cette methode d'une instruction de soustraction sera SUB (nom SUBstract), le chargement d'un registre (nous verrons plus tent cequ'est un registre) sera LD (pour LosD), etc. Ces listes de «motssont directement comprises par le representant les fonctions des instructions s'appellent les macmoniques des instructions, Malare l'anconsidere. Effes forment ce que l'on parente barraine de la chose, cela

dans l'écriture des programmes en language machine; aime, pour no microprocessour donne (per exemple), la suite de codes 86-40-80-10 qui ne signific strictement nen airrei présentce bien qu'elle exprime un programme, devicet beaucoup plus perlante lorsque l'on fait appel aux mnémoniques puisque l'on voir alors apparaître : LDA 40, SUBA 10 oc qui signific charger A avec 40,

soustraire 10 de A. La simplification introduite par les macmoniques serait vite lientee se elle se bornsit à cette fonction. En effet, vous pourriez bien éente des programmes avec ces mnémons ques mais, au moment de les mettre

on memoire, il vous faudrat traduire les mnemoniques en hexadécimal, opération fastidiques et sans interêt. Pour effectuer oc travail, un outil de programmation carste: il s'appelle l'assembleur. Cet assembleur n'est pas une machine, c'est un programme qu'il faut foire «tourner» ser un micro-ordinateur quelconque. Il fonctionne de la facon survante (très simulative nour l'instant car nous n'avons pas encore pu tout vous presenter); vous hu fournissez votre liste de mnémoniques et il les traduit en une suite de codes correspondants. Au rossage, al verifie sa votas n'avez pas fait d'erreur d'utilisation de ceux-ci et il yous fournit un «licting» de votre

programme sous une forme sgréable à lire. Ce programme assembleur, appeld plus brievement l'assembleur, ne permet pas de travailler en langage évolué, précisons-le; il ne sert qu'a simplifier le travail d'écriture des programmes en langage machine. A

dats l'esprit des gets par l'utilisa-I'on next lire que quelqu'un mogramme en assembleur; théoriquement cula re yout rien dire, l'asfor «programmenten en langage maobtne . Enfin, pour ce terminer avec ces problèmes de terminologie, faire tourner l'assembleur pour tradure votre programme de molmornques en langage machine s'appelle l'assemblage du programme.

L'éditeur de textas

Pursque nous en semmes à la presentation du premier outil de mogrammation, autant parler de son complément logique et quantment indispensable : l'éditeur de textes. En effet, l'assembleur traduit les mnomoniques que vous las fournissex en codes hexadreimaux correspundants, il ne vogs est, en revanche, d'aucun secours as d'aucune aide pour ce qui est de l'acriture proprement dite de ces mnimoniques. Pour ce faire, un antre programme existe et s'appelle l'editeur de texte ou, plus brievement, Foditeur. Un editeur est un programme qui transforme tout micro-ordinateur en une machine à cerire electrique intelligente ou, plus exactement, on une machine à corre des posant de possibilites de correcnons illmitees. Mute de ce programme editeur, un micro-ordina teur vous permet de francer très facilement sur son clavier les mnémoniques du programme que vous voulez réaliser, etant entenda que yous pouvez faire toutes les fautes de frappe que vous voulez (ou plutôt que votre mexperience dactylographique vous fera faire) sachast que vous disposerez essuite de

commandes de correction tres performances Un programme conteur permet d'effacer des lignes dans un texte. d'inscrer de nouvelles lienes dans un texte existant (très utile lorsque l'on a oublic des instructions dans un programme 1), de changer un cace propos nous devons denoucer ractère par un autre, de rechercher

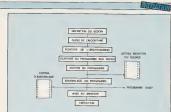


Fig. 3 : Synoptique des discress phoses d'écriture d'un programme en langage machine.

et de remplacer par une autre n'im- | expose supourd'hur de cos proporte quelle chaine de caracteres. de deplacer des lignes dans un texte, de copier des âgues d'un endroit à l'autre d'un texte, etc. All moven d'un tel programme vegapouvez done tres facilement centre rez easuite à l'assembleur mais il est. faire votre courrier on tout autre chose (cet article, par exemple, est frappe sur cedinateur gelec à un editour de textes). Pour cette raison. des fonctions à accomplir tuous renous refferons l'appellation cedatour de texte- à editour -cout courtn'est pos limitee a la programmation Le fait de frapper un programme sous contrôle d'un editem de texte s'appelle l'edition de cehu-ci comme la lorrane le larssait

Résumé et terminologie Afin de resumer ce que nous avons

grammes, nous avens resiste en figure 3 un petit synoptique des digramme en lengage machine faisant Après avoir défini les operations que doit realiser le programme pour pervenir au but désire (c'est-à-dire après avoir choisi ce qui s'appelle l'alcorithme) on reabile un oreacogrammo, représcutation symboli-

drux phases tres importantes). On cerit casuite, sur papeer, la succession des tanémonsques utilises pais on les frapre de façon propre su moyen de l'editeur. Le programme, à ce niveau, porte le nom de programme source et le listing que l'on pout en obteur, une fois la france terminée, est le listing d'edition ou Ce programme source se vost alors soumis à l'assembleur qui le traduit

en une suite de codes becadécimany correspondants any mormomours utilises. Le resultat fournir par l'assembleur est le programme objet on, plus simplement l'objet et le listing que peut fournir l'assembleur s'appelle le listing d'assemblage. Ce programme objet neut cro-ordinatour pour y être exécute.

Canalusion

jourd'but, le nombre de netions nouvelles abordées étant, a notre avis, sufficient, Le mois prochain nous continucrons ces présentations générales avec les langages évolues et leurs divers modes d'utinous pourrons ensuite passer à la programmation proprement dite. (A pasye J

$_{ m LE}$ MICROPROCESSEUR 6502

vous avons presente l'aspect «Hardware» do 6502. Nous allons is vif du smet avec l'étude LDA # \$20 (charger A avec la vaentament celle ei nar la devenition do you d'instructions du 6407 et de ses modes d'adressages qui consti-

Le 6502 comporte 56 instructions de have differentes qui, toutes, per ses registres ou sur la memoire utiliserous exclusivement les momonapus standarés du 6502 ce qui va vous permettre de vous familiariser avec le langue d'assemblage que nous decrirons n'us loso Une instruction contricts as compose du code operatoire qui signale que le microprocesseur ya effectuer au 6502 le type d'eneration qu'il doit effectuer et d'un opérande qui ouel dost s'effectuer cette opera-

Il existe des instructions sans opérande du type CLC (mise à zéro de l'indicateur de reterne). TAY L'operande pout, quant à lui, tenir sur 1 ou 2 octets. Auss l'instructron :

T.A PROGRAMMATION

toent sur deux octets et l'opérande sur un octet Dans Fastruction STA SE800 (ranger A en SE800)

out fient size trots octots, l'operande tient sur deux octets. visitions en langue anglaise de l'effet produit per l'instruction. Il s'aget là. bien entendu. d'un lèges handicup pour ceux qui se pratiquent nos cette langue mass le faible nombre des instructions du 6502 foit que leur assimilation est tres sample. On you done ou'use instruction complete on 6502 tient sur 1, 2 on 3 octots. En revanche, il est evident

les operations dans un temps plus ou moius long suivant la miture de Exemple ROR A (retation a droste nombre de cycles-machine necessaire à l'accomplissement de la tâche impartre et de la fréquence d'horloge du système. Ainsi l'instruction STA SE800 evoquee plus haut demande 4 eveles. ce qui prendra 4 as avec une frequence d'horloge de 1 MHz. Avant

cune des instructions. Il est essentiel de connaître les différents modes d'adressage du 6502 ce qui constitue d'ailleurs un des points forts de ce microprocesseur

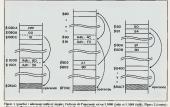
I) Adressage immédiat Il consiste à fournir directement après le code opératoire, la donnée to signo # Exemple: LDY 4 520 (charger la valeur \$20 days Yo

2) Mode inherent. Il ne s'asit pas, sei non plus, d'un mode d'adressage à proprement regier car il n'y a nes, d'onérande. l'instruction agissant directement truction tient, bien encodu, sur I

Exemple CLC (misc à zero de la 3) Mode accumulateur Ce type particular d'adressage a pour operande Faccumulateur hismême. Une instruction de ce type

4) Adressage absolu C'est le mode d'adressage le plus simple puisqu'il consiste à agir sur une adresse 16 bits; l'instruction complete tiest, dans ces conditions

sur 3 octots Exemple: STA \$E842 (ranger A on d'exammer en detail le role de cha- | SE842) s'assemble en 8D 42 F8.



adressage indirect pre-indese por X; l'opérande est indique en 5 90, 591 et calculo par l'adresse de hase (500 + le contenu de X. Figure 3 (drotte) : ndrossage indirect past-kodesi par Y; Popierande est indique en 199, 581 + le contenu de Y.

d'un branchement à \$870 u le

contenu de A est ésal à \$20, nous

800 C9 20 CMP # \$20: \$20 dons A7

obtenous le programme suivant

802 F0 LC REO < SIZO >

si qui => \$820

Vous observerez use la partie basse. I se faire on'à une distance comme : 802 BD 00 F8 LDA SP800, X. de l'adresse 16 bits (\$42) suit le code | entre - 128 et + 127 octets par rapoperatoire et que la rortie houte port a l'adresse de l'instruction. La (SEX) year equality Cette continuing rite do 6502 lai permet de corner type d'opération. 5) Adressage page péro-La page zem est formée des 256

premiers octets de la mémoire et sur l'octet. Le 6502 permet de sérer swee l'adressage absolu. Cette possibilité permet de gagner I cyclemachine co qui fait que l'on a intécêt

à philiser au maximum la nave vero comme mémoire de travail Exemple : LDA \$30 (charger A avec le conteno de \$30) s'assemble en 6) Adressuer relatif. Il s'emploie pour les branchements | 800 A2 00 LDX + 500; conditionnels, lesquels ne renvent

804 instruction survance. N non # > seine en effet, le deplacement se calcule \$830 - \$804 -\$1C og. on décimel 2080 - 2052 = 28 = 510De même, si le déplacement se fair boucle per exemple

iniction survanto.

\$11800 + X dans A 805 F8 INX X = Xcode opératoire doit être augmentée 806 F0 64 CPX S64 de 2 car PC pointe dess vers l'tos-X = 100.2808 DO E8 BNE # \$800 >-Ainsi si nous prenons l'exemple

sinon = > \$800 retour programme principal Le calcul du déplacement s'effectue

comme soit : den = SFF - (S80A - S8(C) = SF8 dcp = 256 - (2058 - 2050) = 248 = SF8 7) Adressage Indexé.

Ce type d'adressage permet d'utilidire que leur valeur s'asoutera à relle de l'adresse spérifiee dans l'operande. Une telle instruction a drjà ete rencontrée dans l'exemple ci-dessos a la liene \$802 - 802 BD (0) E8 LDA SESOO, X.

	_		_	_		_		_		_	-			_	_	_	-	d	-	-	_
Moémo				ACCUMULATEUR			ABSOLU			PAGE ZERO			IMMEDIAT			ABSOLU, X			ABSOLU, Y		
	OP	n	*	OP	n	2	DP	n	*	DP	n	2	OP	n	0	OP	n		OP	n	0
ADC AND ASL BCC				0A	2	1	6D 2D 0E	4 6	3 3	65 25 06	3 3 5	2 2 2	69 28	2	2	7D 3D 1E	4 7	3 3	79 39	4	3
BCS BEO BIT BMI							2C	4	3	24	3	2									
BNE BPL BAK BVC	00	ř	1																		
BVS CLC CLD CLI	18 D8 58	2 2 2	1																		
CLV CMP CPX CPY	B8	S	1				888	4 4 4	3 3	C5 E4 C4	3 3 3	2 2 2	C9 E0 C0	2 2 2	2 2 2	00	4	3	D9	4	3
DEC DEX DEY EQR	CA 88	2 2	1				CE 4D	6	3	C6	5	2	49	2	2	DE	7	3	59		3
INC INX INY JMP	E8 C8	2 2	1				EE 4C	6	3	E6	5	2	40	-	2	FE	7	3	00	-	3
JSR LDA LDX LDY							20 AD AE AC	6 4 4	3 3 3	A5 A6 A4	3 3	2 2 2	A9 A2 A0	2 2 2	2 2 2	BD	4	3	B9 BE	4	3
LSR NOP ORA PHA	EA 48	2	1	4A	2	1	4E DD	6	3	46 05	5	2	03	2	2	SE 1D	7	3	.19	4	3
PHP PLA PLP ROL	08 68 28	3 4	1 1	2A	2	1	2E	6	3	26	5	2				3E	7	3			
ROR RTI RTS SBC	40 60	6	;	6A	2	1	6E ED	6	3	66 F5	5	2	Fa	2	2	7E FD	7	3	Fa	4	3
SEC SED SEI STA	38 F8 78	2 2 2	1 1				8D	4	3	86	2	2				9D	5	3	99	5	3
STX STY TAX TAY	AA 8A	22	1 1				8E 8C	4	3	96 84	2 2	2 2									
TSX TXA TXS TYA	BA BA BA BB	2 2 2 2	1 1 1																		

-	_	-	-	-	_												INITIATION						
	Long			-	1	2		10	1125	-							_	ŀ	N.	Ц	A	T_{I} (À
OKC	IREC	(X.)	ONC	HRECT	r. m	PAG	E ZER	0. X	R	ELAT	IF	IN	HRE	CT	PAG	E 7FE	0. Y	RE	a	RTE	E	MET	A
OP	n	4	OP	n		OP	n	#	OP	n	0	OP	n	0	OP	n	#					I Z	
61	6	2 2	71 31	5	2 2	75 35	4	2										٠	•	Ī	T		٠
21	0	-	31	9	-	18	8	2 2 2										:				:	ŀ
	-		-		-	-		-	90	2	2	<u> </u>	-	-	-		-	L	H		4	+	+
									FO	2 2	2 2												
									30	2	2							M7	146				
					-				DO	2 2	2							Г		i	1	т	
									10		5										П		ı
-	Н		-	-		⊨		-	70	2	2	-	_		<u> </u>		-	L	L		4	+	H
									70	2	2												1
																					٥		
C1	6	2	D1	5	2	D5	4										П	Т	D	i	1		t
CI	8	2	DI	5	2	D5	4	2										:					ŀ
-	Н	-	-	-	H	06	6	2		-	-	-	_	_	-		-	٠	Н		4		٠
						Ue	0	2										:				:	
41	6	2	51	5	2	55	4	2										:				1:	
						F6	6	2				_							П	i	ı		t
																		:				:	
-	Н	⊢	-		H	-		⊢		-		6C	5	3	-	<u>. </u>	-	H	Н		4	+	H
A1	6	2	B1	5	2	B5	4	2													П		
						B4	4	2							В8	4	2	:				:	ı
						58	6	2							П				П	i	1		t
01	6	2	11	5	2	15	4	2															
-		-	1			-	H	⊢				-		-	-	-	-	H	Н		-4	4	
			1																				
						36	6	2										:	а	١	3		:
						78	8	2										•	П		ī	30	r
																	Į.	•	١	١	П		ľ
E1	8	2	F1	5	2	F5	4	2	-	-							-	٠	•	Н	4	•	1
																				н	11		
81	8	2	91	8	2	95	4	2							U								
						94	4	2							98	4	2				Ť	Т	
						96	1	-															
H	-	Н			-	1								-	Н						H		H
																		:				:	
																		u				١.	

avec le contenu de l'adresse \$1800 + X. Ainsi si X contient \$50, A sera charat avec le contenu de SESSO. Le registre Y peut être employé de la même manêre eue X.

8) Adressage indirect. Le 6502 possède trois types d'adressages indirects : simple, Y. Ces types d'adressuges sont assez complexes mais conferent au

6502 une nette superiorité en ce domaine par rapport any autres ma-- Adressage indirect simple : Ce type d'adressage ne s'applique

qu'à l'instruction JMP (saut inconditionnel). Alors que dans le JMP babituel l'operande est spécifié ditorn. JMP (ADR) vs aller chereber en ADR et ADR + I l'adresse finale ment que cette technique va permettre de calculer l'opérande, l'indirection pouvant être louée en RAM. Ainsi, le programme sulvant

fait effectuer un saut en \$26AD : Adb on \$07 \$13 00 10 STA \$1000 \$1000 805 A9 26 LDA # \$26,

Adhen 807 SD 01 10 STA \$1001: 800 CA 00 10 JMP (\$1000):

sant on \$26AD sur 3 octets dans tous les cas même si l'indirection est en page zéro. La figure 1 your montre clairement le fonctionnement de ce pro-

gramme - Adressage indirect pre-indexé Ce type d'adressage utilise le registre X comme index permettant de

adresse située en page zero. L'openunde est alors indique a l'adresse de l'indirection (Adb) et dans l'octet suivant (Adh), Si nous premons \$80 comme adresse de base d'indirection et \$90, \$91

comme pointeur vars l'opérande (\$F24C, per exemple), le pro-800 A2 I0 LDX # \$10:

580 + 510 = 590 802 A1 80 LDA (\$80 X): range SF24C days A

range le content de l'adresse SF24C dans l'accumulateur. ce programme.

- Adressage indirect post-indexe

par Y entte différence près que l'indexation a heu apres l'indirection. L'operande est, un ce cas, defini par

le contenu de l'adresse de l'indirection (Adh) et de l'octet suivant (Adb) + le contenu de Y. Se nous voulions, per exemple, ranper le contenu de l'adresse \$B4C7

dons l'accumulateur en utilisant le vectour \$80, \$81 comme indirection, nous pourrious faire appel au 0800 A9 00 LDA # \$00.

prépare l'adresse 0602 85 80 STA \$80: 0804 A9 B4 LDA # SB4:

et Adh en 0606 85 81 STA 581:

0908 A0 C7 LDY # SCT SB400 + SC7 = SB4C (80 A B I 80 LDA (\$80), Y: nonee contenu de \$B4C7 en A

Les trois derniers types d'adressage que nous venons d'étadier élosent cette partie de l'étude du 6502 et acus allons à présent en degrire tous les codes opératoires.

News your indicaterous nour chacun d'entro-cux. - Le Mnémomena - Sa signification on Anglais - La traduction approchée de cel-

- Un descriptif sommaire de l'ope-Dans un tableau recapitulatif, vous trouverez le code operatorre, le format et le novisennement des indicateurs.

Le ieu d'instructions du

moire.

ADC: ADd With Carry Addition avec retenue en mode bi- on positionne le bit C à zéro. A efnoire ou décimal de A avec la mé- fectuer avant toute addition sans

AND - AND Effectue le ET lorique entre A et la

тетопо ASL: Arthmetic Shift Left Decalage d'un bit vers la gauche de Le bit scetast va dans C et un zero

BCC: Branch on Carry Clear Le branchement à l'adresse indiquée a beu si C est à zéro.

BCS : Branch on Carry Set Branchement is retenue à 1 le branchement à l'adresse indiquée a hen si C est à l'etat L. BEQ : Branch on EQual

Le branchement à l'adresse indiquée a heu si Z est à l'état 1 ce qui signific que la dernière communacen donne une egalite. BIT: Bit Test

Effectue le ET entre A et la mémaire. Le contenu de A n'est pas modific mass Z est positionne susvant le résultat du test. On recotte de plus les bits 6 et 7 de la mémoire

BMI: Brench on Minus On branche a l'adresse indiquee si to bit N=1 co qui implique un resultat négatif de la domière compa-BNE: Branch of Not Equal On branche à l'adresse indience si

to bit Z=0 co pui impliane un resultat non nul de la dernière compara-BPL : Branch if PLus On branche à l'adresse undiquée si to bit N=0 co qui implique un resultat noutif ou rul lors de la der-

nière comparaison. BRK: BRoak Interruption par logiciel: met le bet B à l'etat I puis empile PC

et P et enfin saut au vecteur situe en BVC: Branch on ol/orflow Clear Branchement si pas de debordement . on branche à l'adresse indiquee si le bit V=0.

BVS: Branch on oVerflow Set Branchement si débordement . on branche a l'adresse indiquée si le bit V=1. CLC : CLear Carry

CLD: CLear Decimal mode Mise a zero de l'indicateur déci-A effectuer pour mettre le pences-CLI: CLear Interrupt inhibit floo-Autorisation des interruptions

en positionne le bit I à zéro. A effectuer pour permettre les interruptions IRQ qui auraient etc inhibées par un SEL CLV : CLear o'Verflow flag Mise à zero de l'indicateur V en positionne l'indicateur de de

CMP : CoMPare accumulator Comparaison avec l'accumulateur ; on effectue la comparaison entre A et la memoire sans modifier le contenu de A. Les bux N. C et Z. sont positionnes suivant le résultat your permettre les tests ulteneurs

CPX : ComPare X register Comparaison avec X: même fonctionnement que CMP mais entre X et la mémoire CPY : ComPare Y recision

Même fonctionnement que CMP mars entre V et la memoire DEC : DEGramant memory

DEX : DEcrement X register On décrémente de 1 le contenu de DEY : DEcrement Y register

On décrémente de 1 le contenu de EOR: Exclusive OR Permet d'effectuer le OU exclusif entre A et la memoire. A utiliser pour complementer des bets INC : INCrement memory

On incrémente de 1 le contemu de la memoire. INX : Increment X register On incrémente de I le contenu de X INY : Negroment V recistor On incrémente de 1 le contenu de Y JMP: JUMP

Permet le saut inconditionnel à l'adresse indique JSR : Jump to SubRoutine Saut yers some-programmepermet l'appel d'un sous-programme loquel dost se terminer por RTS. L'adresse de retour est empi-

LDA: LoaD Accumulator Chargement de l'accumulateur :

I On range le contenu de la memoire | SEC : SEI Corre indiques dans A LDX : LoaD X register On range le contenu de la mémoire indiquée dans X. LDY: LosD Y registor

On range le contenu de la merroure indiquee dans Y LSR: Logical Shift Rephi Decalage d'un bit vers la droite de l'accumulatour ou d'une memoire. Le bit sortant va dans C et un zero entre à genche dans le bis 7

Cette instruction n'a aucun effet et est utilisce pour allonger un delui ou en vue de corrections de program-ORA: OR Accumulator

Permet d'effectuer le OU logique entre A et la mémoire. A utiliser pour forcer des bits à 1 PHA: PusH Accumulator Empiles A

le contenu de A est place su sommet de la pde PHP : PusH Processor status regis-

Le contenu de P est place au sommet de la pile PLA: Pull Accumulator On décrémente de l'le contenu de la Le sommet de la pile est transféré

PLP : Pull P registe Le sommet de la pile est transfére ROL : ROute Left Rotation a sysche

décale d'un bet vers la remehe le contenu de A ou de la memoire. Le bit sortage va dans la rotenue et cel-ROR: ROtate Right Retation à droite :

meme type d'instruction one ROI mais vers la droite. RTI : BeTurn from Intervent Retour d'interruption l'execution reprend où elle en etzer

RTS: ReTurn from Subscribes Retour de sous-programme on récupere dans la nile PC et P et on saute à l'adresse suivant le JSR SBC: SuBtract with Carry

Soustraction avec retenue : permet de soustraire de A le contenu de la memoire. On peut operer en mode bensire ou décimal

Miss à I de la retenue : le bit C est mis à 1. A utiliser avant d'effectuer une soustraction sans

SED : SEt Doctmal mode Mise à 1 de l'indicateur decimal : le bit D est mis à L. A utdiver pour effectuer des opérations en mode docimal

SEI: Six Interrupt which flag Inhibition des interruptions le bit I est mis a I ce qui permet Finhibition des interruptions RTR : STore Accumulator Rancement de l'accumulateu le contern de A est rance à l'adresse indiquee.

STX : STore X requester Le contenu de X est range à l'adresse indonée STY : STore Y regist Le contenu de Y est range à l'adresse indiquée TAX : Transfer A to X

Le contenu de A est transfère dans TAY: Transfer A to Y Le contenu de A est transfère dans TSX : Transfer 8 to X Le contenu du pointeur de rèle S est

transféré dans X TXA: Transfer X to A Le centenu de X est transfere dans TXS: Transfer X to S

Le contenu de X est transfère dans le pointeur de pile S. TYA: Transfer Y to A Le contenu de Y est transfére dans Notes on avons termine avec la liste

des codes operatoires du 6502 et le tableau our clôt or chemirre doin vous aider à meeux en comprendre les possibilités. Ce charitre avont cte un peu plus long que nous ne le dez-yous au mois prochain pour l'étade de l'assemblear et de quelcross programmes.

Philippe Wallacrt



LES MICROPROCESSEURS MONOCHIP

i les méroprocesseurs
«classique» sont
commus de tous les
méroprocesseurs
qu'en raison de leur
in en existe pas mois un familie
n'en existe pas mois un familie
méroprocesseurs très intéressante
de méroprocesseurs très intéressante
en outre pas mois une familie de
méroprocesseurs très intéressante
en outre pas de méroprocesseurs
en outre de la communication de méroprocesseurs
en outre de méroprocesseurs
en outre de la communication de la communica

croprocesseums --monochipo - cu single chipi appelos crozer --mi service --mi morro-ordinaturar -ce qui explique qu'ils brillent par icur absence i ac e mivoure, por contre, anie pou des polipications domessigues un elebitopeo, ils reput de la composibilité inti sur le plan de prix de revient.

APPLICATIONS

vent, vous proposer une presentation d'une familie de microceurietion d'une familie de microceuriepas discripire pasque, par alleurs pas discripire pasque, par alleurs durs ces repses, nous voes proposons la réalisation d'un progratumetter pour ces microcentrélieurs et que, dans les moss à ventre nousmette pour consideration de la convois sounctiones plusieurs, realivois sounctiones plusieurs, realivois sounctiones plusieurs, realivois sounctiones plusieurs, realivois sounctiones plusieurs realiquel de ces crecités et utiliseurs cut arable vormes d'emen de deinant.

Généralités

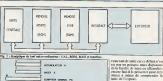
Si l'on se reporte à la figure 1 qui presente le synoptique grossier de

teut micro-ordinateur, en constate qu'il nous faut disposer d'une matté centrale, bien sûr, de mémoire vive ou RAM, de mémoire morte ou ROM, et de circuits d'interface. Pour des applications domestiques

ORM, et de circuits d'interface.
Pour des appicationes domestiques
d'automatisment par exemple, ces
raticutes d'autoritace délévent être de
type parallelle et il cet froi utile,
cocondencent, de désponer d'un ou plusième utimes programmaties
To un realise une telle senateur
avec des commentes conventions.

avec des composants conventionnels, ce qui reste faisable et justifié dans certains cas. Il faut au mine mum 5 boiders LSI (LSI = Large Scale Integration ou intigration à grade cehelle): I pour le mècro, pour la RAM, I pour la ROM, I pour les interfuoes anallèles et pour les interfuoes anallèles et

pour les interfaces parallèles et l pour le fimer. Compte teau des posvibilites actuelles des composants



- MITTEME (CARPY) 2010 129mo1 WASOUE D'INTERPLEMENT DATES DOM - RETEMB (HMP CARRY) Fig. 2. Les registres internes da 68705 P.3

SPERSTED OFFICE OVER

ces bottiers ont souvent des possibilités surabondantes nour ce que l'on vout réaliser et ils sont, de ce bit, sous-utilises. Pour remédier à cet état de fait et pour promouvoir l'expansion de la micro-informatique dans de nombreux domaines tels l'électro-ménance. Fautomobile et bien d'antres, les grands fabricants de nucroprocessours and introdukt our lemarché depuis quelque terros des boltiers dits meroprocesseurs «single chip» (mot à mot "une sonle puce") ou «monochi»» (idem) qu'il est plus lossour d'appeler en français microcontrôleurs.

0000111

Cos circuits - lorg structure differe un peu solon le fabricant - regroupent dans un seul boitter tous les déments du synoptique de la figure 1 pour les plus simples d'entre cux. Les plus performants pouvant realement disposer, totsjours en un scul contrôleurs, il est logique de trou-gramme et ne veus laisse aucune builtier et en plus de ce que l'on | ver su meins un défaut. Rassurez- initiative,

propres à la micro-informatique, | trouve en figure 1, d'une interface série asynchrone, de convertisseurs analogiques/numériques, de boucles à verrouillage de phase, etc. Pour ne pas rester dans le vague et pour ne pas your livrer des profrahes tout au long de cet article, nous facon précise une famille partieulière de microcontrôleurs, famille que nous utiliserons ensuite dans les réalisations que nous évoquions en introduction. La famille choixie est, de plus, celle qui comporte à Fhours actuelle le plus de membres il s'agit de la famille 6805 de Moto-

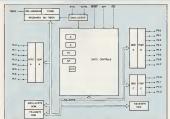
rola et Thomson-Effris I a «dáfaut» das microcontrôleure

Toute médaille a son revers et, après avoir brossé un tablese de presentation idefficate des microsuite de l'expose. Comme nous venons de le dire, les microcontrôleurs sont noncreole-

ment destines à l'automobile, à l'électro-menager, etc. En d'autros termes, cos circuita se destinent tres grandes series de produts. La memoire morte contenue dans les microcontrôleurs est done, dans la majorite des cas, une mémoire programmable par masque, c'est-à-dire programmee lors de la fabrication du circuit intégré loismème. Il va de sol que co propede n'est ambicable que pour des productions en très grande serie. I'on vert mal, on effer Motorela concevor un masque de chaines de production pour sortir opeloues dizaines de circuira Comme c'est dans cette mémorre ou'exécutera le microcontrôleur il semble evident que, dans le cas que nous venous d'évoquer, des circuits de ce type ne peuvent intéresser les ampleurs one pour sommes. Quelques exceptions à cette reste existauent, tel le TMS 1172 de Teyre utilisé dans le programmateur unversel de notre précédent numéro, mais ce genre de circuit, pour interessant qu'il soit, n'en lienne pas

meins les possibilités du microcon-

trôleur à ce pour quoi il est pro-



Flo. 3 . Structure informe du 48705 F3 ; notes les trois ports et les 1896 octets de Rom accessibles a l'atilisateur. Fort heureusement, les laboratoires tions avec de tels microcontrôleurs exactement avec celus des amatours. En offet, en labo, la ROM programmable par masque pose de gros problèmes nuisque tant que le n'est pas au point, il reste tres coùtoux de faire programmer des circosts au fabricant can ces circuits no débouchent cusuite sur aucune commercialisation de semo Pour remedier à ce «défaut» des microcontrôleurs et parce que l'evolution de nos possibilites d'integration l'a permis, des microcontréleurs avec une ROM monammeble per l'utilisalcur out ete mis recemment sur le offiscable aux rayons ultra violets comme les banales UVPROM type 2716 ou 2732. Enfin. et comme un bonheur n'arrive jamais seul, la

sux pages consacrées à la réafisation d'un tel programmateur La famille 6805 La famille 6805 fabriques rou Moto-

rola ou, en seconde source, par Thomson-Efeis, est issue des concepts du celèbre quoiqu'ancien 6800 et de ses permecumes classioues. Cola signifie, en d'autres tersée avec le 6800 ou le 6809 (voir le 6502 paisqu'il demeure tres proche des 6800/68090 pourre sans difficulte travailler avec les 6805 Cette breux bottiers et. de plus, elle grandit sans cesse, an fin et à mesure des

besoms et des possibilites d'integration. Elle se divise en tress grou-DES DEDCEMBRA - Le groupe des 6805 qui est coltir et effaçable aux ultra-wolets (c'etait programmation de cea ROM ne de- des «vrais» microconti ôleuis. Technologiquement très complexe la

mande pas de materiel coliteux : c'est-à-dire celui des circuits a comme your nouvez le constater en 1 ROM programmable, par masque feuilletant ce journal pour arriver l C'est le groupe le plus étoffe puis-- Le groupe des 68705 qui va neus c'est celui des 6805 disposant d'une ROM programmable electrique ment et effacable aux rayons II. V. - Le groupe des 146805 qui est celus des 6805 mais avec une ROM exentucilemnt externe (dans on cas pous scrous intéressés) et, surfout,

on technologie CMOS. En effet les 6805 et 68705 sont réalisés, comme actuels, on technologic NMOS ou HMOS et consomment de ce fair un courses non perfercable. Le eroure 146805 en technologie CMOS ne consomme que quelques aW Jusqu'à ces derniers temps, le erouse 166805 ne comportant pas de version avec ROM programmoble



realiser) mais c'est mointement chose faite avec le MC 1468705 G 2 produit -hautes performancesreste evidenment très éleve mais. comme il se dell en ce domaine, il baixsera tres vite et nous ne manquerons pas de vous proposer des nealisations y fastant appel des qu'il se utuera a un neix committile avec une bourse d'amateur. Notes allons done notes interesser

petit circuit de ce prouve le MC 68705 P 3. Ce circuit se trouve à un prix trix attractif noor upe rielisation d'amateur: d'autre part ses noscibilites restent tout de même largement suffisantes pour de très nous aurona l'occasion de le demontrer. Par ailleurs, les autres circruts du groupe des 6KNS sont encore trop recents pour oue leurs nox agent agreent lenes valents definitives et un peu de patience nous fera faire des economics. Exami-

nens dute le 68705 P 3. Le MC 68705 P 3

tation, precisons que la lecture des - Un timer programmable 8 bits | microprocesseur. Ica encore, la

lunes qui suivent n'est millement indispensable near neavoir aborder les realisations que nous vous proposerons elle est cenendant recommandee à ceux d'entre yous pas ament ben savoir ce qu'ils font. Precisons aussi que certaines des rout neut-fire incontines; ce n'est pas grave car nous yous les présencles d'initiation que lors des réaliplus particulièrement au eroune des sations utilisant ce circuit. Neus 68705 ct. plus precisement, au plus allons tout d'abord vous présenter péle-méle son «contenu», pour re-

Venir ensuite plus en detail sur certaines fenctions. Le 68705, microprocessour 8 hits nossede l'unite centrale d'un 6800 simplifiée au nivear des registres disposibles et des instructions. Les mormoniques utilises sont identiques à cours des 6800, 6809 et 6502. de même que la majorité des modes

Au point de vue matériel, il dispose de : - 112 octets de memoire vive

(RAM) accessible à l'utilisateur. - 1994 actets de memoire morte (ROM) programmable electriquement et effaçable aux pitra-violets.

precede d'un pro-diviseur pregrammable 7 has - 20 lumes d'entrées/sorties no ralleles compatibles CMOS et TTL. de plus. 8 d'entre elles neuvern commander directement des diodes electroduminescentes on des leffscheurs à diodes de ce type.

- Une horloge integree fenction - Un trigger de Schmitt sur l'entrée de remise à zero permettant une remise à zero automatique à la

muse sous tension avec un soul - Une detection automotione depassage per zero sur une cotrocchronisation avec le secteur alternotif our exemple. - 3 sources d'interruptions diffé-

- Son propre programme de programmation (voir l'article décrivant Le tout est loge dans un boitier 28 parties, s'afimente sons 5 voits et est recouvert d'une fenètre en quartz laissant von la puce pour permettre l'effacement de la mémoire. Cette puce est d'ailleurs plus belle que celle d'une valgare mémorre pussaue l'on y voit tout le mi-

An point de vue logiciel, les habimodèle du programmour présente figure 2. Et pourrant, ces suclones registres aux appearences très limitees suffisent pour les applications typiques à ce circuit. On dispose on effet comme le montre la figure 2 : - D'un accumulateur A sur 8 bits, c'est dans ce registre que seront ef-

fectuces toutes les opérations arithmétiques et loriques - D'un index X sur 8 bits coalcment of size while we revolle apartile you les taffles memoire dorr disnose le 68705); ce registre sert à l'adressage lites de transfert entre A et X lui conferent d'antres unifications - D'un compteur ordered ou PC (Program Counter) sur II bits au rôle identique a celui du PC de tout PRECESON = GUARTZ

modes de generation

d'horlore.

Fig. 6. Utilionben de l'entree Reurt. taille finitee à 11 bits est logique vu 1 lauvelle on retrouve les registres

la taille mémoire du 68705. - D'un registre pointeur de ville SP sor il bets mass dont los 6 birs de 600011; if no reste done plus que 5 bits utiles co qui, ici encore, s'avère logique puisque le pointeur de pile dett pointer sur de la RAM et - D'un rematre d'état appelé CCR (Condition Code Register) don't change bit a une sportfuation particulière comme nous aurons l'occasion de le voir. Comesse au 6MB pur exemple, c'est been peu mais nous suffit d'autant que ces regisavvez pulssantes, sortout au niveau ge qui se révêle très utile pour des

your est mosentée figure 3 et nous As centre de la finne se trouve. évalemment, l'unite centrale (La nos 1804 octots de ROMutile, Cette

groupees en 3 blocs que l'on appelle des sports d'entrocassorties dans la fittérature spécialisée. On trouve B) ct un port 4 bits (le nort C). Chacasion de le voir, dispose de deux registres qui lui sont propres : un registre d'entrépa/sortion dans lequel on place les informations que I'on yout fure sortir on dans leaned on lit les informations à entrer, et un (DDR ou Data Direction Register) one definit à choone sessent le sers de travail (entree ou sortie) de cheque liune du port correspondant. Cette méthode de travali est contun de ceux qui sont familiers du PIA de

presentes current Les 20 liones

d'entrees/serties, quant à elles, sont

la famille 6800; si pe n'est nes votre GIS, FRISHITEZ-YOUR, DOUS V TEVIERdrons fors de la description des applications de ce circuit 'on retrouve egoloment, ser cette figure, nos 112 octots de RAM et Palisse n'aurait pas dit mieux) dans ROM utile est celle dans laquelle

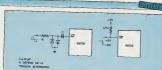
vous pourrez centre vos programmes, il existe en outre 115 octets de ROM non accessibles à l'uffisateur more dont to ride out fondamental En effet, ces 115 octets contiernent le programme de programmation du 68705 comme nous le verrons dans l'article consacre à la realisation du Le haut de la figure regroupe le timer 8 bits precede de son pre divi

scor programmable et associé à l'escellateur d'harlore et les surreux de service. L'organisation de tous ces sous-ensembles, du point de vue adresses, est sebematisce en firure 4. L. cosemble des elements du circuit se trouve entre les adresses 900 et 7FF. De 0 à 7F se trouvent 128 octets de RAM qui englebent les 112 octets dont nous avens dept. parie. En effet, sur pes 128 octets. certains sont pris par les registres des divers ports A. B et C et par les registres du timer. La figure 4 précise la repartition de ceux-ci et mentre been qu'il ne reste plus que 112 octobs des adresses 10 a 7F pour l'artifesancur. A portir de 80 et susqu'à 784 se trouve la première rorrie de la memoire morte utilisateur. On trouve ensurée les 115 ocsees out your some transfits (de 785 à 7F7) et enfin, de 7F8 à 7FF, les vecteurs d'interruption et de RE-

Lorsque nous etucherons la proexample de ce 68705, pous parferons been evidenment plus en des divers registres.

méritent d'être signalees sur le planmateriel et nous y ferons largement appel lors des realisations utilisant samplifier les schemas d'attitution. perfors de façon notable Au myeau de l'horloge tout d'abord contre possibilites expetent

ct se trouvent resumees figure.5. La plus classique et la melleure est celle fassant appel à un quartz, elle est analogue a ce que l'on trouve sur actuels. La vitesse d'exception des instructions possede alors la preci-



7. Les deux possibilizes d'emplei de l'entre d'interruption

fare, per exemple, des baseles de | zero automatique lors de la mistemponsation tres precises. Si la precision ne vous interesse que moderement, your pouvez utiliser une resistance plutôt qu'un quarte, la place de la courbe exponentielle de stabilité de l'horloge sera alors de 10 %, valour sufficents pour bon nombre d'applications. Se vous n'ètes pas du tout extreant quant a la stabilité (d'autres solutions que les boucles de temporisamon existent au niveau du 68705) vous pouhorloge, d'un court-circuit (mars si fi, la stabilité est alors de 25 %

mais le circuit fonctionne parfaitement Enfin. pour des applications particulières, il reste possible d'untrer une source de signaira rectanguitaires and normes TTL comme horloge externe Dans ce dermer cas et dans le cas du quarte. In frequence d'horloge est determines the la source externe ou par le quartz et ne dest pus demasser 4 MHz. Dans le cas du court-cir-

cuit. la fréquence d'horfoge est de 3,2 MHz environ et dans le cas d'une résistance, elle peut aller de 4 MHz a 1 MHz lorsque la résatance varie de 15 à 50 kOhms Le deuxième point interessant du de RESET (de remise a zero si vous preférez). Comme le montre la ficette patte au + 5 volts est integree

dispose on effet d'un traper de Schmitt oui s'accommode done fort charge du condensateur; per allettes, cette patte est active a l'etat. bus. Pour spouter un poussour de RESET manuel, rien de plus sample, d'actfit de le mettre en parallele sur ce poussorr déchargement le condensateur et mestant la parte RESET à 0 produit le temps de charge de ce deraier. Compte tenu des contraintes internes du 68705 et de la valeur de la resistance pricêtre de l µF. Il faut, en revanche. choests un condensateur faible fuite (type limitale goutte par exemple out bon chimique) car si ce dernier

rester à 0 indefinament et le 68705 Enfin, dernier point important à signaler au navelsu materiel et

connection. Pentree d'interruption INT Comme le montre la figure 7. cette entrée dispose de deux modes d'utilisation. Dans le mode «notmal», effe est compatible TTL et CMOS et doit être ramence au + 5 volts par use resistance externe. Le fait de faire passer cetteentree à 0 déclerache alors une mierrespision au nevenu du 68705 (nous y dans le circuit ce qui permet, par previendrons lorsque nous parlerons sample connexico entre celle-cret la | programmation); c'est classique et

sion du quartz ce qui permet de l'adequate, de réaliser une remuse à l'oesseurs civilisés. Le deuxième mode, par contre, est plus ceignal et tres utilic: l'entrée INT est conplec capacitivement a un signal alternatif dont la frequence doit rester infecteure a ! kHz. Dans ce cas, une passage per 0 de signal alternatif applique. Jauelle de vous dire qu'on exploite cette possibilite, par exemple, Jorsque le 68705 est utilisé permet aims de les amoreur au pasmajorité des parasites hobituellement entendres par ces composames. Ce mode de fonctionnement s'utifise aussi pour fourme au 68705

Conclusion

pos de ce carcuit et c'est un pou normal pursqu'il constitur, à lui tout scul, un petri aucro-ordinateur, Nows on resterons la pour aux numéro special 68705 co qui scrait. un peu fastidioux et lourd à diorrer Nous aurons l'occasion de revenir sur ce cheuit lors des diverses réville autions qui vous seront proposées le but de l'article d'augourd'hui avant été de vous en offrir une notscutation generale, ce a que nous grand nombre de fonctions intégrees dans le 68705

LE KIT POLAROID





TELEMETRE A ULTRASONS

choto pour un large public, la finne Polared a developpé son proper systeme de mesme de trègler la mice au poust autematique d'un objectif. Diens son systeme. Polaredi unfrie des ultra-sons qu'il expléte à la mesmere des ondes RF pour les radars.

Le mesure de distance

Il a falla tout de même pas mai de
temps pour qui appusaissent les
systèmes de mise un point automatique d'appusells phate i «uniche
tous». L'infractionten dans le meche grand public d'un système
d'automatisme aues poussé impose
tin pra de revicot refuteir concat bas,
e. ausos, que cortaine misiannesae, ausos, que cortaine misiannesa-

ed. ausos, une optimie miniaturisation, le dispositi d'ovant s'intégre dans des boliters de petites dimentors Le president système employations Le première de correlation virtorial de la constitución de la condiciona de la constitución de la condiciona de la constitución de la contre, on carte de superposer deux images captees a dessa enchainsi edificients par deux objectifs ausoi cloques que possible; cos images sott militages par un pue de resott militages par un pue de re-

images captees a deux eindient effecteits par deux objectifs aussi eloignes, que possible; cos images soit inflangees pir un jeu de mores et un occibire. Pou que les deux images se super posent, on doit orienter un moor selonar angle qui dépendra de la distance entre le système de mesure et le sujet viné. L'ent se rend parfintement compte

système internatique l'est desparaipour faire place à un essemble nettement moiss-subiel, puniquement suvent moiss-subiel, puniquement sur le la putissance à du cereminer le oujet du fond. On utilise une technique de correlation par orientation automatique du mirere (qui boha sa socime et mohage; opoque des deux

F science et inclusive optique des deux vues sur un captique à collète, CCD: le circuit électionique effectue une sommation sur chaque cellule et lorquir un maximum s'exhélic, on note la position du manier. Un sicond procédé consisté à enveyer les deux marges sur deux explorers ; on note la position relative des intages, toujeurs per correlation.

where the protocol disperse of viscos, or vi

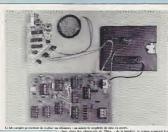
per un revitement trop mou...

Les produits Polaroid

Polaroid equipe certains de ses apparels photographiques de son système à ultrasons et parallèle meant propose des croues et des captions directement issos de committée en photos pour la mesure, unificié en photos pour la mesure.









Une forte directivite dans ± 15° anclayes modifications out été anbricant neut fourner, en autre, un circuit de gestion de ce capteur pour un prix tres attituet. Parallelement. Polarcid a sorti un kit d'experimentation qui, en plus des transducteurs, comporte un circuit de moure data d'un afficheur de dratance cancimée en nieds. Autres produits encore, des poles resultant pdes extru-plates capables de débidont on trouvers deux exemplanus dam lo kir Enfin Polymoid Schricere anse des filtres polarisants dont on trouvera un échantillon dans ce kit. destine à server de filtre anti-reflet efficace pour les afficheurs numériques... En dermer lieu, un transducteur supplémentaire et polé service à évaluer la dissersion

accustante de ce type de composant ou à d'autres utilisations laissées ou

Un radar fonctionae selda le prinsée. Cette onde nert dans une direction et revient après reflexion sur un obstacle. La mesure de distance s'effectue en comptant la duree qui separe l'emission de la re- dore, film plastique métallise serception. Comme l'onde radio se dé- vant de membrane. Il s'agrit du de l'étade entreprise pour les in- place à une vitesse proche de celle transducteur electrostatione qui

deux phénomènes ne sera mesurable one nour des distances relativement importantes. Ici, nous travaillons à une autre échelle. En cffet. les ondes ultra-sonores se déplacent a la vitesse du son, soit en-0 °C, une vitesse qui dépend d'ailleurs de la température, de l'hygrometrie et de l'altitude auxquelles rate des applicacions, il sera cependam utilisé dans des conditions atmosphériques normales. En photo, l'erreur introduite par une variation de ces confittoes n'a d'ailleurs ancune importance devant la profon-

deur de champ... Le transducteur se présente comme une pastille de 4 centimètres de diamètre. La gulle noire et perforée laisse appenditre un disphragme



STORY OF THE PROPERTY OF THE P

Fig. 2. Schous de principe de l'emetteur-récepteur : amplificateur et filtre sont programmés.

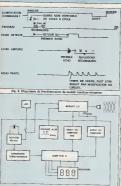


Fig. 5. Schema de principe de la section recurre et affichage. devra recevoir une tension de polis- i couvre às centre du viseur pour risation continue, aussi barn pour éviter de trop tenir compte du sol, l'emission que pour la réception. susceptible de renvoyes un écho I I my et se compose de Sé périodes Permission que pour sa recepsion.

Son diagrantine de directivité, a maistrepune de relavoyes un écno l 1 ms et se compose de 30 persodes, prévoces. Preventes figure 1, mentre un maistre un meitre son de 20 de 20 de meitre du maistre de 1 ms et de compose de 20 de 1 ms et se compose de 30 persodes de 1 ms et se compose de 30 persodes de 1 ms et se compose de 30 persodes de 1 ms et se compose de 30 persodes de 1 ms et se compose de 30 persodes de 1 ms et se compose de 30 persodes de 1 ms et se compose de 30 persodes de 30 pers det applications photographiques.

Fig. 3. En hust, reponses typiques de passe-bande en fonction du parametre distance fordenness en dB). En has re-

penses amplitude frequence de l'amplificateur de contrôle. transductour, La recircocite souant. le transducteur présente la même directives, à l'émission comme à la

reception. Le circuit de commande ultra-sonique comporte done les circuits d'emission et de réception La plane de distance de detectação commence à 26 cm pour atteindre 10,5 m ce qui correspondra, sur l'afficheur du kit, à une indication de 0.9 à 35 pieds. Ces 26 cm correspondent's unalleret prtogrets signal de 52 cm. Cela nous fast, à 330 m/s. un temps de parcours de 1,57 ms. powr une distance de 10.5 m. ce temps passe à 64 ms environ. L'impulsion émise ne devra donc pas depasser 1,57 ms et la periode de

repetition des informations sera plus grande que 64 ms Ici, l'émission dure un peu plus de

de plusieurs fréquences d'emission | gain, correspondent a une bande sert à elimiper une absence de reflexion qui pourruit être duc à la configuration acométrique de l'obiet. Deux reflexions en opposition de shase amulent le signal de retour. Avec plusteurs frequences, il subsiste un risque d'erreur de me-

sure, wais non d'annulation du signal d'echo. Le recepteur utilise le phification avec detection figure même transducteur que l'émetteur. la polarisation acquisc lors de l'émission sort à récupérer l'écho gni va se successor à la termon continue. L'onde emise s'affaiblit au fur et à mesure qu'elle parcourt l'air : per consequent, nour une distante de mesure importante, le signal rucu demandera une amelifi-

cation plus importante que pour un écho remové par un obstacle posche. La forme de l'objet et sa nature du signal recu L'amplificateur mas au point par Polaroid dispose d'un circuit de

continande automatique de quingain acre numeriquement par programmation du circuit intégre cette programmation de gain coravoc la distance et donc avec le terros (la níore de variation de esia attent 60 dB). En même temen que le gam augmente, la targeur de bande de l'amelificateur diminue En effet, plus l'amplificateur devient sensible et plus il risque d'amoffice des signaux hors bande (fipure 3). Le gain varie en 16 pas la larsent de bonde en 8 pas iles



Trois afficheurs pour la distance.

La detection de l'echo prend en compte le front de montée de l'onde retour. Le temps entre signal incident et /cho so mestare sinta à partir des deux temps de montée. Toute

d'actaque du transducteur et d'amdans un petit module du ket, diseoaffile sénarement. La figure 4 donne le duarrament de fonctionnement du spedule.

informations; l'impulsion correspondunt su début du train d'irrent. sions emises et celle résultant du retour du train d'onde annie reflexion sur l'obstacle. La technique de mesure se résume à un compeage d'impulsions pendant la durce Converture Came porte comman dec per le système de detection Pour obtenir une definition d'un de





Le module d'embalan-ciception peopre su icit d'évaluation

Le module d'eminéra-réception rendu réparament.

l'on compte sont espacées de l 177,6 µs, ce qui doit correspondre à 1.2 pouce soit un dizieme de ered (donnée du constructeur). Ces impulsions sont dirirccs vers on émission et arrêté à l'arrivée de que travaillant à 420 kHz, resonasur le module d'emission/récention. Nous your domons figure 5 le l schema de principe du module expérimental permettant une mesure

sur le circuit imprime de mesure: à la fermeture de l'interrupteur, tont a fonctionne parfaitement. Le transdoctour emet un potit bruit a une cadence ou cot celle de l'impusion des trains : ce que l'on entend perrespond, on fait, a l'application penotique de la tension continue elevee, entre les électrodes du transductour (Instrustatione L'offichour à trois chiffres indique immediatement un nombre de preds et de diziemes de pieds, nombre correspondant sensiblement à la distance que l'on peut estimer entre le transducteur et un objet. Une medification de cometage permettrait vraisembloblement une mesure en mè-

Nous avons pu contrôler la precision des mesures effectuées, precision de l'ordre de 5% environ. l'in-

± 1 dint. Le constructeur utilise ici, pour sa mostre, des impubuens distantes de 177.6 µs qui, en principe, devraient. nous considérons que la vitesse du son est de 330 m/s, nous neus apercovers que l'écart entre impulsions devrait être de 184 micro-secondes ten realité le choix a dû se porter sur 340 m/s) De toute facon chant donné que la vitesse de monagation du son peut changer avec les conditions atmospheriques. Il narrêt diffs. cife de compenser la base de temas bles. Polaroid propose ici une carte de tumps, un résonateur céramique base de temps plus precise, on auexacte

La mesure elle-même ne peut s'effectuer sans refeaution, la reforme d'un absorbant entrainent, por exemple, use nimone algorithm Aimu nous avons braque le transductour yers un enois (et confortable) tiens de laine : l'afficheur nous plus de 10 m separait l'emetteur du

Dogo, si la grande majorité des mesures offre une sécurice suffisante. on post observer nurficis, entre deux mesures coherentes, un résultat ourfloongue dit à une n'illeasion alcatoire. Si le systeme travaille en mobile of bracue son falseran nutsi dans diverses directions, il sera bon de comparer plaseurs releves, travail qu'un micro-ordinateur pourra ffectuer sans problème. On elimnors alors l'information erronée.

Exploitation

d'un système ultra-sonore est capable de mesurer une distance ge'll calculera pour l'indiquer ou la transmettre à un organe spécifique. Cet emples, que l'on expérimenters facilement awar le lot, n'est certes pas le seul possible. Le plus souyent. In distance affiches a interesse pas directement Fusilisateur. d'un détecteur de seud, on pourra

distance entre le transducteur et un object on observir describes soudensous d'une certaine valeur. La détection d'un tomps de retour d'un écho élimme la nimart des difficultes presentes forsou'll s'agit de connaître une distance. De même la taille de l'objet ne soue pas tellemest, sesse su forme peut entrainer des erreurs. La détection ultra-sonore peut

s'appliquer à la mesure de pryron dans un reservoir ou dans un silo . le transducteur, place en bout de réservoir vise le fond; le temps se- 200 F.

tats corrects en utilisant, pour base | parant l'emission de la réception donnero le nivesu, des alarmes autre application interessante sans aucus doute, est l'insertion de détectours de distance dans un systême robotise. Les transducteurs, tême de reconnaissance d'itineraires permettront, un condace et acréteront la progression en présence prête à la confection d'alarmes. directif, le mondre changement de distance declenchant le signal d'avertissement

radar miniature, concretise saus doute l'un des rèves de tout robotidistances posent réellement de délicats problèmes que les ultra-sons peuvent resoudre avec, toutefois, quelques petites limitations. Ce lot, avec son afficheur num(rique, a l'avantage de permettre d'apprécier

tri's randement les incidences de la nature des obiets et obstacles sur la L'eril associe au cerveau offre un considérable nouvoir de discrimnation, a un point tel que, même un essemble ultra-sonore, aussi élahore que celus de Polaroid, romés bien elementaire... Le luit, ce n'est qu'ume etape dans le dévelormement d'un système eventuellement plus complete : le module de detortion associe à un enpecur pourrait, par exemple, être relie à un microprocessour, plusiours transductours pouvant egalement travailler en narallèle out nour l'emission, les autres en reception) afin de morax definir la nature des obiets à detecter... Tout n'est pas dit sur le start, nous y revendross certaine-

mera... Etieune Lemery Distributeur Sarries, 86. av. J.-Jan-IFE RP 69, 91560 Crosse Til 161 949 15 66 Prix H.T., approximatity assitures Air d'evaluation (523 F Transductrur - Mesare - 124 F Transductor - Standard - 21.12 F Circum de commande et de réception







epuis quelques mois, j nous avons ons l'hacro-ordinateurs tous plus performants les

ues que les autres. Il n'en était malpériphériques proposés pour ces matériels et ce jusqu'au dernier Sioob qui a vu l'introduction, sur le marché français, d'un petit bijou :

l'imprimante graphique coulcur Oric MCP-40 Un libelle oui vous donne un avant-goût synthétique de ses pessibilités mais neus vous inqui suivent: en effet cette imerimante cache, sous un aspect banal, quables et nous n'hésitous pas à concurrent valable, même dans des

vesti des interfaces permettent de connector cette imprimante à n'imbibade de voir arriver porte quel macro-ordinateur disposont d'une interface imprimante aux normes Centromos-

Généralités

L'Orie MCP-40 est une interimante do potitos dimensions paísque son boltier mesure scalement 27 × 17 × 7 cm en son point le plus baut. Elle utilise done, du fait de sa taille, du popier de 12 cm de largeur (1). à fut ordinaire ce qui permet d'es de la feuille imprimee très faffele. Il est possible d'imprimer en quatre coulcurs : noir, bleu, rouge et vert sons avoir à intervenir sur onei one ce soit. Le changement de couleur peut s'effectuer au moyen d'une plus, les solutions adoptées au ni- touche située sur la machine ou per puisque l'Orie 1 possède une sortie

logiciel ce qui permet d'obtenir ce changement cen temps piels, an milicu d'une impression.

Le mouvement du papier peut se faire yers l'ayant (c'est normal l' mais aussi vers l'armère ce qui autonombre de caractères par lignes, en made alphanumerione, peut propdre de très pombreuses valeurs comme nous alloes le voir, mais sachez dera que, majeré la fafble largeur du papier, on a la possibilite de descendre à 80 caractères par lisne ce qui est purfait pour recopier l'égran de tout micro-ordinateur professionnel. Pour les micros -amateur- dont l'Oric un mode 40 caractères par ligne existe, bien

La vitesse d'impression n'a rien de fulgurant puisou'elle est de 12 caractions per seconde un débit somme toute normal compte tenu de la catégorie de prix de cette machine et du procede d'impression employé. En contrepartie, la qualite de l'impersoion s'avère expellente car les caractères sont dessinés sur dispose d'un mode graphique qui est une petite merveille. En effet, il est possible d'utiliser cette impridisposant de 480 pes en horizontal et d'un nombre illimité de nas en vertical (le papier pouvant se déplacer dans les doux sons comme nous Payons d/th signal/s. Pour facilitar l'utilisation de ce mode, qui pose toutes les autres imprimentes que nous avons rencontrées, des fonctions out été implantées sur la MCP-40, fonctions activous per un ou niveleurs caractères de contrôle tions sont très performantes puisouc, par exemple, il suffit d'envoyer une suite de 7 caraotères

pour tracer automatiquement des verticaux gradués su pas désiré. Du point de vue connexion, et duction, cette imprimente dispose d'une interface parallèle au standard Centronics, solution longue do ce type. Maix c'est amusi trits intéressant pour tous les possesseurs de micro-ordinateurs autres one l'Oric I car cela stanific qu'ils nourront utiliser certe machine s'ils disposent d'une sortie de ce type (en qui est generalement le cass. Seule ombre au tableau, mais uni devrait être corrigee rapidement, la notice fournie avec la MCP-40 qui n'indicompensons bien volontiers cette lacone en figure 1.

Le technique

Pour obtenir les performances airnoncées, des solutions originales ont eté adoptées, solutions qui vont d'ailleurs sustifier en que nors avons cent dans un autre article de ce même numero consucre aux mieroprocesseurs monochip. La portie improssion prosument dite fait appel à un mécanisme non informatiques velassiques»: en revanche il est analogue à ce que l'on trouve dans l'imprimente du Sharm PC 1500 présentes par silleurs dans ces pages. Le mecanisme utilise deux micro-moteurs : l'un déplace le papier vers l'ayant ou vers l'anrière. l'autre deplace la tête d'impression de droite à gauche ou de gauche à droite. Cette tête d'immini-styles de coulcurs différentes (comme celtir des colts des couboys mais ici il n'v a que quatre positions (). L'impression est commandée par une barre actionpousse sur le stylo se trouvant en position la plus baute sur le barillet. de façon à l'appayer sur le menier. Pour former des caractères ou tout autre obose, il suffit done de combiner les déplacements du papier, les déplacements de la tête et le fait d'appuyer ou non le stylo. Les caractores clant dessin/s, ne souffress d'ancien discontinuité comme sur

les imprimantes à aiguilles, d'eù la très belle impression. -Co mécanismo d'impression utilise done du partier ordinaire suivene l'on cent avec des vrais styles ce



Detectour retirac de fin de maior. our offre de nombreux avantages

quant à la disponibilité, su prix de revient et aux possibilités de photocopie des documents réalisés. Les stylos se trouvent facilement dans le commerce d'autant que ce sent les mêmes one nour le Share PC 1500, très répando. Dernière prácticion à propos de ce mécanisme : il dispose d'une détection de fin de nanier au moura d'une fourchette opto-electroniour (on est moderne ou non ne l'est pas 51. système très fiable museur ne comportant aucunc pièce en mouvement. Et l'électromous ?

Celle-es trouve sa place sur deux circuits imprimés supernosés oni sedimentrat on un tournemain, tous les racconfements s'effectuset pur des connecteurs détrompés. Un des circuits imprimés supporte une mastaffique alimentation à décourses aut déliver du 5 volts florieur. Ti oblige) sous 3 ampères (motours de-Firmments obligent 3. L'emploi d'une telle technologie nous a surpris sur du matériel aussi économique, mais c'est bien la seule solution valable pour constituer une alimentation award one connectivity. oucs sous un aussi fieble volume. Le fonctionnement de ce module se révêle excellent et ne perturbe pos Ic voisings comme I'on post souyent s'y attendre avec des alimentations do de type.

Le dessième circuit impriné, en métallisés), supporte l'électronique ·intelligente- toute entière concentrée dans us microcommi-



Le microprocosour 6825.

Motorola (en fait celus monté sur la source par Hitschi, lorsque l'on sait que la machine est montee au Japon lons pas presenter à nonveau ce circuit, un article entier les étant consacre per aillours dans or numero; nous vous y renvoyons si vous souhaitez plus de renseignements Precisens sentement one c'est erice à la présence de ce cre cuit, un vrai mecroprocesseur et non un quelconque réseau de nortes) que l'on pout disposer des fonctions graphiques évoquees

Les possibilités

Elles sont très combreuses et nous rifere aussi concise our possible. Nous your renvoyons cependant. d'ores et deils, aux ourlones exemples sourts à ce bane d'essai qui n'en montrent, malboureusement qu'une faible partie.

En mode normal, dit mode texte, les commandes dont on dispose sort pcu nombreuses mais suffisantes pour pouvoir tout faire, d'autore que certaines commandes du mode graphique neuvent servir en mode texte (la notice n'est pas très explielte à ce sujet). On peut écrire, bien sûr, le jou de caractères étant complet et comprenant majuscules et minuscules (artisfiques pour certaiatrière avec le caractère de contrôle normalité «backspace» de code ASCII 08: on neut form aller le napier en arrière avec le caractère de contrôle normalisé également de leur interer de la famille 6805 de code ASCII 11 ou 0B en hexadéci-

Fig. 3. Quelques exemples des possibilités de la MCP-40.



Figure 1 : Brochage de la prisa de l'Im primunte, STR-stroke, ACK prices gree

Fig. 2. Tailles extrêmes des caractères



Autre exemple de graphisese

mal et l'on peut changer de couleur ! de style. La nosubilité de retour acnère de la tête permet de souliener très simplement, des caractères tandes que la possibilité de faire aller le papier co arrière permet le «superseripe», comme disent les Améneams, c'est-à-dire l'écriture des

exposants. Toutes ces commandes peuvint être covoyees par le calculateur selon votre choix. Sons BASIC nor exemple, your ferez un LPRINT CHRS (XX), XX stant le code &S. CII de la commande desirce. La taille des caractères se choisit pariti 64 tailles differentes et les exemples d'impression ci-scints your moretrest les tailles extrêmes l permettant de loger de 1 à 80 ca-

racières par ligne. Ce choex de tadle se fait, en revanche, en mode graphoque mais il est ensuite pris en compte on mode texto On peut, de plus, écrire dans les quatre directions : de sanche à l droite et a l'endroit ile mode pormol), de droste à suspehe et a Femvers creeardez la tete de vos amis lorsque vous le faites faire à l'imprimante...), de bes en haut et de haut on bas. Le chore du sons so fait, ici ausse, par une des commundes du mode graphique. En mode graphique maintenant, les possibilite's sont beaucoup plus nombreuses. Le procede d'envoi des cometiendes reste analogue à celui du

mode texte mais il ne sera nos necessaire de faire appel à l'instruction CHRS car de nombreuses commandes som activées par des lettres. Ainsi la commande A s'notive par l'envoi à l'imprimante du caractés e A, cela imprime un A en mode texte. En revasehe, en mode graphique, rien n'est imprime musla commande A est executive. Pour passer d'un mode à l'autre, il suffit d'envoyer le caractère de contrôle de code ASCII 17 (11 en hexadécimal) pour passer en mode

passer en mode graphique. Les commandes sont au nombre de

crite -- le manuel ctant là pour ça | -- La commande Q permet de defiavec de nombreux exemples - teut | nir le sens d'impression (les quatre on plus allona-nous vous citer les orns possibles vus procodemment).

possibilités offertes :

tête d'impression à gauche de la

- La commande C permet de changer de couleur qui peut être specifies discetement par un chiffre de 0 a 3 strivuet le C. Ainsi, sé vous cravovez à l'imprimante C2, elle positionnera le stylo vert pour l'im-

pression. Sous BASIC l'execution d'une telle commande se fait par un LPRINT +C2- per cuemple. Le l LPRINT count, on BASIC Oric L. us PRINT our imerimante - La commande Dirace un trast de la position courante de la tête à la position dont les coordonnes su-

- La communde H ramène la titre d'impression à l'origine que vous - La commande I permet de defi-

air use origine à l'emplacement ou se trouve la tête au moment de l'exécution de cette commande - La commande J ressemble à D en ce sous qu'elle trace un truit de la position courante de la tôte à celle spécifiée par les données qui susvent J : exs denners ne sout mis des cocedomées de point mois des deplacements verticaux et herizon.

- La commande M. amalogue à D. deplace la tête d'impression sans la

- La commande L permet de définir le type de ligne out serx tracée. Il existe 15 types différents allant du trait plein au trait à gros tirets en passant par toutes les tables de pointilles intermedicires. - La commende P permet d'unprimer du texte en mode granbique sans avoir à calculer quoi que ce

soit Il suffit d'envoyer à l'imprimante co mode araphone no Panivi do texte à impense. nir la taille des caractères de 0 à 63 La taille 0 permet 80 caractères nar

ligne alors que 63 ne permet plus 13. Nous n'allons pas toutes les de- qu'un caractère per ligne.

I - La commande R est à la com-- La commande A permet de re- mande J ce que M est à D. En d'auvenir en mode texte, de ramener la tres termes, R déplace la tête comme J mais sans tracage de trait. fenille et de définir l'arigine à cet - Enfin, la commande X permet de tracer des axes orthogotoux et d'imprimer sur ces dermers des

unités de la taille deaires Cet éventail de possibilités votes montre oc qu'il dont être possible de scaliser avec cette machine. Co qu'il montre mal, mess vous devez nous fiere confiance, c'est avec quelle facilité ces commandre s'uti-

C'est le seul point pair de cette machine : elle est en langue angloise et un peu spartune. Comme pous avons obtem l'une des premières machines do marche, nous pensons qu'un manuel français devrait voir le your rapidement. Il secuit souhaitable, sassy, on'il doone un pau plux de détads, non pas au plan de l'utilisation des commandes em, prior sux exemples, s'avère been documentee, mais à un plan plus genéral. Per exemple, il est anormal que le brochage de la prise ne soft ros donné spour l'Oric 1 pas de probřeme pursqu'un căble détrompé est fourm et permet une connexion immediate mais pour un autre mi-

cro-ordinateur il cous a falla jouer de l'ohmmètre pour le trouver...), Lorsqu'on sait qu'au moment où

nous certivons ces lignes cette machine se vend aux alentours de

1800 F TTC, les conclusions no peuvent qu'être élogieuses. Nous avons particulièrement approcié : les possibilités graphopes ct alphanumeriques integrous, leur facilité de mise en œuvre, leur comparibilisé avec tout micro-orditateur et tout logiciel, la qualité d'impression, l'utilisation de penter ordinnere et de stylos largement sopundus, l'interface Centronies, Notes avons regretté : la notice en isneue angisise un pen pauvre et le

cordor section from court



lent les morroordinateurs vrodent rivali- i

ser avec les «grands» en proposant, sur récepteur TV, des visualisations ! alphanum(riques, graphiques et conteurs, on les tailles memotre se comptent par dizames de kilo octets, le Sharp PC 1500, avec son aspect de «calculette» de poche, fast un peu misérable. Nous allons l voir qu'il a'en est rien et que les possibilités offertes permettent à cette machine de trouver une place de choix chez tout amateur digne de ce nom mais aussi chez de nombreux professionnels pour lesquels un de ses moindres atouts. Mais ne deflorens pas plus le sujet et com-

mencons par le commencement. Généralités Le Sharp PC 1500, ordinateur do poche dit la notice, est bel et bien un micro-ordinateur digne de ce nom. disposant sur son boitier de tous les cléments nécessaires pour pouvoir travailler. En effet, son affichage

multi-caracteres à cristaux bomdes lui permet de se passer de récenteur V. Comme l'immense majorite des micro-ordinateurs actuels, et Sur une face latérale, dissimulée les données enregistrées.

ou se bousen. Avec son imprimante quatre couleurs tection en plastique, une PC1500 ne manque pas d'ambitions

> «calculette» pourrait faire croire, le PC 1500 travaille en BASIC et même en très bon BASIC Le boitier, de dimensions très modestes ouisqu'il ne mesure que 195 mm de long sur 86 mm de large pour une épaisseur de 25 mm, a ser face supérieure occupée en majeure partie par le clavier ou, plus exactement, les claviers. En effet, on distingue deux zones bien délimitées, l'une numérique (à droite) et l'autre alphanumérique (à panche), reproduction en ministure d'un vérnable clavier ASCU en présenta-

> > La partie haute de cette face supéricure est occupee par un affichase à cristaux liquides comportant 26 matrices de 5 points sur points, d'où une carrieré d'affichane de 26 caractères aimultanés on mode alphanumerique et de 7 x 156 points en mode graphique. De plus, certains symboles existent dans la partic haute de cet affichage nour rappoler les états dans lesqueis pout as trouver le PC 1500

prise à 60 points laisse presager la possibilité de connecter of apparell'à des extensions don't nour your parlerons, Sous l'appareil, et hormis le compartiment à piles, une petite trappe (ch our / empore une) donne accès à un emplacement vide muni d'un minuscule connecceur

dernière une trappe de pro-

Cet emplacement permet d'enficher des extensions mémoire vive do 4 K octets ou 8 K octets. Enfin, so fond d'un trou le protépeant des mantpulations accidentriles ou de mains inexpertes, l'oo trouve un poussoir de « reset» Un peu de technique Cc micro-ordinateur, entrerem réalisé en technologie CMCS, ne consomme qu'un courant très faible. La présence de l'afflichage à cristaux liquides permet de mainte-

très bas et il faut reconnzitre qu'en ce domaine les ingénieurs de chez Sharp ont fait du beau travail. On ne regrette quasiment pas que l'appareal travaille sur pules tant sa consommation reste faible ce qui permet de le laisser sous tennon en permanence, les memotres vives conscrivant alors to programme et



000000 6-66 RECEDENCE DESCRIPTION OF THE PROPERTY OF THE P SHARP

La taille de mémoire vive dispon- I ble d'erigine atteint 3,5 K octets et neur être étendue au moven des netits blocs délà évoqués à 7,5 ou donc, qui ne devrait pas poser de 11.5 K octets. Même si cela annaraft un peu faible comparé aux taifles mémoires de certains autres mocro-ordinateurs amateurs, c'est de cours violents et si vous ne lui tout à fuit satisfaisant pour l'usage que l'on peut avoir de cette machine. Les touches du clayier sont de

vraies touches qui s'enfonceot sous la pression du doirt en preduisant un déclic permettant de s'assurer de la bonze prise en compte de la commande. Personnellement nous tres agreable, d'autant plus que sa disposition identique à celle d'un «vrsi» clayler informatione th onelques touches près) évite une recherche fastidicusc.

ter la schoses, ce que nous your deconseillons, your constaterez que les technologies les plus modernes oot ete employees. Sur deux trous métallisés rebés entre eux par souple, se remarque une profusion de circuits integres en boiliers «flat nack». Il faut dire que la commande de l'affichage nocessite, à elle seule, quatre boltiers de plus de 40 pettes ! Les résistances et les condenanalogues à ceux que l'on emplore dans les circuits hybrides et qui commencent, va la commenté des matériels, à faire leur entrée dans le domaine grand public. Scult dour circuits integres en boitier «dual in

lines (le boltier classique anouel

On remarquera, non scalement la compacité du système mais aussi le double clavier (numérique et alphanemerique). monstres... Une technologie utra moderne problème de fiabilité, le nombre de

connexions mobiles ctant quasiappliquez pas des tensions d'alimentation prohibitives (utilisation d'un bloc secteur non adapté par exemple), sa durce de vie devrart s'averer confortable.

la présence de deux prosses notices

en français avec de nombreux exemples de reogrammes, peus avons essayé d'utiliser le PC 1500 same on accour to une scule roses si co n'est celle indiquant comment mettre les piles. Et supprise... pous Si vous avez le courage de démonavons réussi à utiliser l'appareil ERROR XX IN YY, L'aspect fuille de cette remarque ne doit pas vous faire oublier l'essentiel de sa simification; en effet, le fait d'utiliser le PC 1500 sans avoir la sa notice. prouve qu'il travaille dans un BA-SIC normal malgré les restrictions que son affichage hmité pouvait

faire craindre Pour expiciter toutes les possibilités de l'appored, et nour connaître la stenification de toutes les indications de l'affichage et de tous les modes de fenctionnement, pous avous eesuite lu le mode d'emplos et, sans avoir fait d'effort maieur. on une soirée, uous étions à même d'exploiter l'appareil sons difficulté hormis un petit rappel à l'ordre de temps à autre. En dehors de l'aspect | ces programmables, quelle qu'en

your êtes habitués) font figure de l'micro-ordinateur et, donc, programmation et execution des programmes, le PC 1500 sait aussi fonctionner comme une «vulgsire» calculette scientifique. Ce mode d'utilisation se révèle tout aussi facile à mettre en œuvre que la programmation on BASIC et see seul defaut, mais il est imposé par la limitation du nombre de touches du clavier, est qu'il faut frapper en toutes lettres les fonctions scientifiques (S. L. N pour sinus) mais ce

La notice, nous l'avogs dit, se comde 150 roses) en français (presque bon f). I'un est coesacré au mode d'emploi proprement dit alors que l'autre est une vraie mine de proeracrimes très divers utilizant au maximum les possibilités particulibers du PC 1900. Qui plus est, ces programmes sont commentes et leur mode de réstisation ainsi que l'aleorithme utilisé sont présentés. Un très bon point donc pour l'asnect nédapopous de ce manuel de programmes. Pour le mode d'emplei proprement dit, neus serous un neu plus réservés car s'il convient tres ben à des ornices en microinformatique. l'utilisateur dest familionae avec les instructions RA. SIC a do mal à trouver randement ce qu'il cherche. De plus, certaines fonctions no sont, à notre avis, pas assez documentees et il faut expérimester pour voir ce qui se resse dans certains cas. En résumé nous nouvons dire que

la prise en main du PC 1500 s'avère confondre avec celle des calculatrisoit la morone d'ailleurs: en effet le PC 1500 travaille en BASIC et non avec un langue ésotérique comme celui utilise sur ces calculertes: de plus les touches ne sont pas multifonctions et l'affichage est aiphasumminue et complet : tout cela aide engro/ment

Nous l'avons desh dit, le PC 1500 travadic en BASIC mais pas n'importe quel BASIC; en effet, tentes les instructions des BASIC complets sont présentes sur cet appala structure de la machine et à l'emprimance qui peut lui être associée. Toutes les instructions permettant de manipuler des chaînes de caracteres unt b. LEFTS MIDS RIGHTS, VAL. CHRS. STRS. Des instructions na peu moins courantes sont aussi disponibles telles ASC on donne le code ASCII d'un caractère: DMS qui convertit les degrés décimonx en degrés, minutes, secondes, INKEYS bien connuc des possesseurs de ZX 83 ou Spectrum, mais aussi DEGREE et RADIAN qui permet de chosur le bien d'autres... Pour s'accommoder de l'affichage

du PC 1500 qui ne dispose que d'une ligne de caracteres, l'instruction PRINT a ete amenagoe et, associée à WAIT, cilc devient un PRINT avec pause automotione de duree regiable entre quelques dixièmes de secondes et 17 minutes permettant de faire defiler automaticuement tout un texte ou toute une suite de resultats sans avoir à manipuler quei que ce seit. Non content de cela, ce PRINT dispose sussi du mode PRINT USING permettant de formater les présentations de plsultats. Les instructions de travail sur des données existent aussi et Fon trouve les READ, DATA et RESTORE classiques, de même que l'on dispose du GOTO calculé the famous ON expression GOTO lune, ligne, etc.). Des instructions permettent à tout moment de savoir la place encore disponible en mémotre, de même que les possibilités de verrouillage du PC 1500, dans un mode on un autre, sont proposées.



Lors de l'execution d'un programme. les variables utilisées et les resultats obtenus peuvent être memorisés dans la machine et restent done dispogibles en permanodes d'arrêt puisque la RAM cur tonjours sous tension. De même, il est possible de definir dex variables et de leur affecter une valeur, independamment de tout programme celles-er seront conservées tant qu'elles n'auront pas éte avaulees volontarement on tant que l'on ne changers pas les piles. Une horloge interne, pilotée par quartz, est accossible, tant en mode immédiat pour consiltre l'heure, ou'à partir d'un programme. Cette borloge indique le mois, le sour, l'heure, les minutes et les secondes, Elle fonetionne en permanence tant que les piles ne sont pas enlevées.

Si yous avez lu cette pe/sessution avoc attention, vous avez dù reguarquer que noms n'avons pas parte de sauvegarde des programmes sur cassettes. Cette possibilite existe pourtant mais n'est pes accessible avec le PC 1500 sent il font oblimtoirement lui adicindre le berreau imprimante + interface cassette. Des instructions sont concodore présentes dans le BASIC et il est possible de susvegarder un programme ou des données sur eas-

vant comporter jusqu'à 16 caracté res: programme ou données qu'il est ensuite possible de charger à nouveau en memoire, bien sûr. Enfin. d'autres instructions existent mais de sont pas utilisables avec le PC 1500 de base; ce sont celles concernset l'imprimante telles les classiones LPRINT (PRINT sur impromuntel on LLIST (LIST our imprimorate) mais aussi des instructions plus surprenentes comme ; COLOR, CSIZE, GRAPH LCURSOR, GLCURSOR, etc. L'apprimante du PC 1500 est, en effet, coulcur et graphique comme nous allors le voir En résoné done, un excellent BASIC, très bion adapte sury possibilités de l'apprereil of permettant (presque) d'oublier la petite taille de l'affichage

Si le PC 1500 de base est très maéressant, il prend toute sa dimension. avec une extension principale constiture par le berceau imprimante + saterface casactte. Pourquei ce terme de bercesa ? Parce que, comme le montrent les photos, le PC 1500 se verrouille en un tournemain sur celui-ce qui lui offre un support mecanique, d'une part, et une connexion très fiable avec l'unprimante qu'il comporte et l'interface eassette associoe, d'autre part. sette en leur affectant un nom pou-Sur ce berceau, le PC 1500 dispose



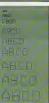
on ommier him d'une interface cas- I sette classique, ressemblant à tout

natours actuels si co n'est qu'elle dispose, en plus, de deux sorties de télécommande permettant de mettre en marche et d'arrêter, sous contrôle du PC 1500, deux marnétonbones, Il faut, bien entendu, que cour-ci disposent d'une commande mime de bas de gamme. Pourquoi deux lienes de télécommande ? Pour plusicurs raisons mais, à notte axis In mellleure utilisation one l'on puisse faire de ces lienes est d'employer deux magnétophones de bas de samme. Fun en lecture et l'autre on enregistrement, chacun chant télécommandé par le PC 1500 solon que vous souhaitez sauvegardet des programmes sur cassette on an contraire, en charger en mémoire, Le berceau, comme nous l'avons dit, supporte aussi une imprimente. Malgre son aspect un peu simple. cette imprimante n'est pas baseles en effet, elle dispose de possibilités eraphiques et couleurs et utilise du papier normal ou elle peut faire defiler on awant (o'est normal) mais aussi eq arrière. La technologie employee sur cette machine est ori- nickel rechargeables, assez pou ginale passque la tête d'impression performantes copendant puisqu'il primante ou une interface série sux comporte quatre petits stylos à bille leur faut 10 beures de charge pour normes RS 232. L'ensemble P



interchangeables, tous de conteurs différentes, et que l'impression se puie le stylo sélectionné sur le papier au moment opportun, ce dernier (le parier) accomplissant des dessiner le caractère. Ce o'est restrès rapide mais les caracteres produits sont très jolis et, bien sûr, er procédé permet de faire du graphi-Le fonctionnement de cette impnmente, cui travaille sur du roroca ordinaire en rouleau de 55 mm de

large, se révele imégrachable. Tout ou plus est-elle gournande en énergie. Heureusement, le bereess comporte des batteries cadmium/ Centronics pour une «grosse» im-



Différentes tailles de caractères. faire fonctionner l'imprimante de a petpe

Les instructions BASIC que nous évoquions procedemment sont très bien adantees our nossibilites de l'imprimente, tant au niveau alphanumerique que graphique et l'explonation de l'imprimente dans des programmes ne pose aucun probleme d'autant que le manuel de sa évoqué donne de multiples exemples. Au point de ves granheque tout est possible puisque la machine dessine litréralement, et au noire de vue alphanumérique. l'on dispose de oruf tailles de caractères différentes. Deax petits exemples your sont d'ailleurs donnés dans en barre les de caracteres, l'autre un modeste échantillen des possibilités graphiques. Pour en finir avec cesest disponible en face arrière du bereeun pour connecter d'autres extensions telles que, par exemple. une interface parallèle au standard



La tête d'impression comparte quatre petits stylos de confeurs différentes, montés sur un barilles 1500 et son bereest trouvent leur

place dans une malette fonctionnelle qui permet de transporter aussi des rouleaux de papier, des stylos de rechance et une interface ou le bloe secteur destine à charger les batteries du herceau. Des orifices pour les prises à destination du magnetophone ont etc aménagées dons cette malerte qui receit le bercesss et le PC 1500.

Nous avons delli en l'occasion de

faire de nombreux bones d'essais de mirro-onfrotrurs et neus fûmes rarement décus mais sussi rarement se classant dans la bonne moveune. En ce qui concerne le PC 1500 associé à son berceau imprimante, nous serons beaucoup plus enthoussistes car nous avons reellement apprécié tisfaits de cet appeneil muni de son le matériel et ses possibilités. Cet | berocau d'extension, les seufes en-

le PC 1500 est vellisé professionnellement or qui roste tout de même une référence.

Indépendamment de cela tont n'est

mas parfait et al faut reconnaitre que le PC 1500 seul mour intérragant on'il soit, se trouve très vite limite d'interface cassette, ce qui imposdonc à celui qui desire utiliser l'apl'appareil et son extension : c'est un avec un Oric I, un Spectrum ou un équivalent. Bien sûr, ces derniers n'out pes cette portabilité totale ni teerce: ce ne sont ross, non plus, des

machines destinées aux mêmes apphostions que le PC 1900 Globalement nous demourons done très saenthousiasme ne nous est d'ailleurs : tiques à formuler nortuer sur le seix

pas propre puisque nous savons que ! de revient d'une part et le marmel

d'utilisation d'autre part, un peu pemble pour quelqu'un qui comsit den le BASIC, un defaut compensé, il est vrai, par l'excellent manuel d'exemples.

Le PC 1500 était, jusqu'à ces derniers temos. le seul de sa catégorie sur le marché: des produits du même type commencent à arriver. ce qui ne peut que créer une saine des constructeurs. Pessesseurs de PC 1500, rassurez-vous cependant, votre appareil a encore de beaux sours devant for et, de toute façon, Emportant n'est pas tant l'ordinateur que le programmeur qui le manimile: tout an plus use begoe machine peut-elle aller plus vite ou facitter la vie de sou utilisateur mais rico ne prut remplacer uo bao pro-



RR.A DEFER

risgo contro un Les robots à prix abordables sont à l'interface die est -bufferi robot indus- rares. Celui de Multisoft combine enfant le me cro-robot Multisoft, developpé et l

commercialisé desuis inin 82 a su se tailler une certaine part du marment, des laboratoires et de l'industrie légère. Depuis ses promiers nas, il n'a cossi de s'enrichir de nouvemx développements et il first depuis peu avec une microcaméra de reconnaissance de forme d'un verre d'esu, cor exemple, ce cui le propulse, du coup, dans la cotégorie «Intelligence artificielle». La mécanique

côté, il mesure 72 cm de haut, bras tendu. La motorisation est assurée semble de la transmission par des rouages en Deirin, des courroles crantces et des cábles en Keylar. Avec 5 degrés de liberté il balove tete demi-sehère de 96 cm de dismêtre, à l'intérieur de laquelle ses trois doiets autorisent la saisse d'objets divers. Sa principion de produbilité (± 2 mm) et ses 5 degrés de liberté

pour faible prix et solutions astucieuses. lui interdisent pertunes applications très fines. l'accorderai, en re-

> cinématique, qui permet d'animer le conde et le bras tout en conservant un angle constant entre la main et la verticale. L'intérêt de ce suatème apparaît évident lorson en veut programmer le déplacement Cette astace mécamque, qui allège considérablement la programmation d'un grand nombre de tâches. est comparable dans son retocine à l'articulation d'one lampe d'architecte. L'ensemble est très facillement démontable, mais la trossac à

outils qui fait partie de la version de base semble s'armouvrir au fil des meis, quel dommage! ment, fournit one tension de 14 V et ne doit pas dépasser 1 V crête à crête. En bref, men de difficele nour les bricoleurs qui veulent réaliser l

ine petite économie. Osere sés» et de type bi-directionnel 8 bits. Ce qui signifie one l'ordinateur neut envover des ordres d'avance aux commandes des moteurs, mais qu'il neut aussi recevoir les informattons de robot, eo provenance de capteurs de position, de force, de proximité, ou d'une caméra.

nateur DAI pour le test. Le programme se charge deux fois : la première partie (gestion de l'écran) est en Basic et pour des raisons évidentes de rapidité la seconde partie (aestion des moteurs) est traitée en lansuac machine. Pour un reogramme de ce prix, on aurait pu s'attendre à la présence d'un «louder- 1 Il est ecpendant relativement

en commande manuelle (3 vitesses), on on appropriations of Alberton également). Le commande «apprentissage» possède un éditeur assez souple qui permet de modifier on tester des donners, de communder photeurs





Notez la disposition latérale de quatre des moteurs.

trajectoire, et, pour les trajectoires complexes. Il est nécessaire de procéder par thtognements successifs. pour un grand nombre de micro-ordinatours (Apple, DAI, CBM, TRS et., le ZX-81) mais ils ne sont nas tous équivalents Il est également possible d'obtenir, pour un coût réduit. les listines de

Toutefois ce programme, tel qu'il simple et que le manuel d'utilisation ! est suffisamment complet pour yous permettre de le réaliser vousmême. Mais, maintenant, vous brillez sans donte de savoir comment tout cola fonctionne Le robot est commandé par 8 bits. Le premier bit est un bit de validation sur flane descendant. Il devra done être tantét à 0 tantét à 1. Les 3 bits suivants sont des bits d'adressage moteur. Il suffit done d'assices programmes. Sachez toutefois gner une touche de votre ordinateur our la reogrammation d'un logiciel pour chacun des moteurs. Les 4 bits

d'apprentissage est relativement suivants sont les bits d'adressage

Le robot piloté, ici, por un ordinatour DAI, des bebines : il suffit donc d'adressor ces bobines successivement pour faire tourner le moteur . Attention : l'ordre des pas doit être strictement respecté. Ainsi, pour adresser le moteur 1 et pour le faire

le port parallèle de votre ordinateur les données du tableau 1. Lorsone vous êtes capable de déplacer un moteur en appuvant sur une touche de votre ordinateur. il suffit pour transformer cette commande manuelle en commande d'apprentissage, de mémoriser la





Ves de l'arrière, les moteurs et les organes de transmission. remière séquence bobine, le nu- | -- interface (pour réaliser une écois moteurs, et le nombre de nis

Bit de validation	Adresse insteur	Pra		permittre acquence bobine, le estate merco du moteur, le sena fer estate des moteurs, et le nosabre de prefictotés. Vous pouvez égaines prévoir un éditeur, des ramps d'accédemisen, etc. Le manuel Une mention -bieca-pour le manue en Français, très complet, qui fac l'ille considérablement la mise. et prouse. Une stêre de mentions -trè course.
1 0	001	1100	par 1, meteur 1	
1 0	931	1001	pes 2,	
1 0	001	0010	pas 3,	
1	001	0110	pas 4,	

Tableau 1 : commandes mateure

ne mention «bleq» pour le manuel n Français, très complet, qui facite considérablement la mise en tute. Une série de mentions «très ion, on stan . - mécanique : sa conception rend

la maintenance très sisée,

nomic ou pour les passionnés d'électronique), - des différentes explications sur les commandes du robet, des conscils de programmation (suffisamment complets pour pouvoir réaliser un programme son-même). Pour coux qui ne se lanssent pas im-

pressionner par les subtlités de l'électronique et de l'informatique. la presubilité de réaliser souméme l'alimentation, l'interface, le programme pourra constituer une éco-

nome appréciable.



dought ou suffe option eduction per courro en crantites Les extensions sicurs extensions

- les manipulateurs : pour commander le robet à distance sons utiliser le clavier de l'ordinateur (pos vrament indispensables).

- le kit de remise à zéro : ce sont des -switchs- tout ou rien eni chengent d'état à chaque fois qu'un axe revient h sa position initiale (cette

extension est indispensable si l'on envisore use prelication subsetrielle). - la nince à serrage parallèle : entre-pous, elle pourroit être proposée

- la caméra de recontraissance de forme Ulysse : ce système interconnecté avec le robot, autorise la manipulation d'objets reconnus par une caméra de type CCD et un micro-processeur Z 80. Ce système permet de reconneitre n'importe quel objet erace à 8 commètres

traités presque simultanement. Le système comprend : une exméra de type CCD on matrice 32 x 32 (anelstalisation et de communication

Conclusion

Pour un prix relativement raisonnable - pour ce type de produit - on naurra done discourt d'un ontil interessent tant pour l'enseignement que pour de petites applications industrielles rentrant dans le cadre des limites que le tableau des caractéristiques syuthétise. Nous étudierous, dans notre prochain sance de forme qui peut lui être adjoint et verrous alors comment l'intelligence vient aux robots...

Prix indicatifs: le robot Multisoft 9160 F: interface narallèle 8 bits double précision : 1862 F: alimentation: 937 F; interface pour ZX 81 : 1068 F: interface pour Apple II : 2016 F; kit de mise h zèro : 1145 F; programme de commande et d'apprentissage :

Forman de répétable

Axe / Motour

NOMBRE DE JOURS ENTRE DEUX DATES

programme propose aujourd'but permet de calculer le nombre de jours compris entre deux dates. Ne souriez mas, car sicette opération est assez facile pour des dates proches, elle se comelique un neu lorsque les dates s'éles gularités- de notre calendrier. Nous vous proposons cu programme nour le micro-ordresteur do poche Sharp PC 1500 afin de yous mostrer qu'une bonne explottation de ses possibilites particufferes (Pause, Beep, Wast) et son affichage à cristaux liquides multicaractères permettent de rendre la présentation et l'utilisation d'un tel programme très attractives. Le lis-

ting est copendant suffissemment simple pour que vous paissez le converte pour une autre machine si yous le desucz, il est d'affleurs luimême adapte de l'ouvrier «Some Common Basic Programs, de Lon Pools rubbe chez McGraw Hill

parties; un programme principal visible en figure I et un sous-programme qui fan tout le travail, vivible en figure 2. Nous allons les commenter rapidement. Le programme principal sert essentiellement aux cotrees de données nour lesquelles nous avons exploite au micus les possibilités d'afficheze du PC 1500; un Beep I etant, de plus, utilise pour rappeler à l'utilisateur ge'il dost fournir une information. Les données sont à entrer sous forme numérique, un test étant fait dans le sous-programme pour détecter les valeurs moobérentes (mors superieur à 12 ou numéro de jour incompeable avec le nombre franços en entier même si les deux dates tombent dans la même année.

JOUR si le nombre est 0 ou 1. Remarquez sussi, en 175, l'utilisation du WAIT pour maintenir le résultat affiché un moment (2 secondes environ avec 128) et passer à la suite sans avoir à manipuler ENTER. Le sous-programme s'avere très sample. la majeure partie etime consucrce a la recherche du nombre: et au contrôle de la cohérence du numero du sour avec le nombre sussi trouvé. La hime 360 contient les nombres de jours entre deux moss nicinx dans une même annee et le calcul represent dit s'effectue à la ligne 410 dans langelle il est temp

compte des anneus bissextifes et de

En cas de detection de date moor-

Remarquez, de 160 à 170, le grand Pigure I i Programme principal

Figure 2 : Sous-programme

recte, un message s'affiche, le BEEP rescotit plusicurs fois et un statre calcul your est proposé. Comme nous n'avons pas voulu compliquer outre mesure or programme, un resultat (faux) peut être affiché apres l'impression du message de date incorrecte. Si cela ne yous plait pas, à vos cluviers pour mouter le test nécessaire pour éviter cet inconvenient sans consequence

Ce programme simple et sans reé-Ication a plus pour objectif une reitiation à l'utilisation du Sharp PC 1500 qu'une utilité récile (lorsque vous aurez calcule le nombre de sours écoulés desuis votes ransance, your screg lasse). Nous n'en resterous pas la ci vous présenteions dans not procheins numeros des programmes plus utiles prouvant ainsi, si c'est necessaire, que la valeur d'une mochine n'est pas liée à sa taille

Il existe plusicurs types de codeur incremental : celui dont onous vous proposons la réalisation livre deux informations essentielles pour l'étude d'un mouvement rotatif. L'une concerne la position, l'autre le sens de la roconcerne la position, l'autre le sens de la rotation. L'utilisation de composants optiques travaillant dans l'infrarouge servent fort bien les fonctions recherchiens.



des 1, cette progrescotation pout, en mon au blanc, s'il tourne en sers

UN CODEUR INCREMENTAL

c codeur intermental, durit notal vota proposes ha relabation, pout service d'interface cate la mesa et un mortoprotene modales, a la mesa et un mortoprotene modales, con la mesa et un mortoprotene modales, monte permet ausoi de
deferramer une pomiten d'espane
mobile par rappet à un cuptent. Les offissimon de ce codeur, non seulement dans sus formes acuetale
mais sussé strappeté, sont multiples, on la rencourte dans si forme acuetale
parties, on les rencourte dans sin ser
pour se destinations en un station dans
parties de la commentation de
parties de
p

vant un boaton de recherche rotum. Un sel codern délivre deux informations. Pune concernant la position relative (et non absolue) du boaten et l'autre le sens de sa rotation ou, dans un cas plus général, le sens de mouvement et une quantification de ce mouvement.

Principe

La figure 1 illustre le principe que nous appliqueus dans notre codeur incremental. Le disque represente une succession de plages blanches et noires correspondant à des 0 et

fail, se transposer à tout autre mode de détection que celle d'une conleur ; par exemple un disque magnétique poetnat à su perspitérie un successand de pôles pord et sud-sera lu par des détecteurs utilisant l'effet Hail mais con port aussi faire appel la un détecteur hante fréquence place devant les detts d'un engreuse.

in par une sorter transcription and part of the Italianas conport assist faire appella in effective from haste frequence place. The area of the Italianas and Italianas an



inverse, la transition sera du blanc | à se trouver côte a côte dans une

nous trouvous done detry transitions de polarites opposees. Notre codeur explottera la polarité relative des transitions et de l'information -tout ou rien- delivrée

our le détecteur B. Une sutre façon de voir le fonctionnement consiste à ne considerer que les transitions d'une polarité : avec capteur A voit un passage de blanc à une zone chire, dans le sens inverse. la transition blanchoir aura zone noire. On crée alors une hystéresis de et (1809) évitant une forcestitude dans le cas d'une vibration autour de la position du disone re-

Sur cetre figure nous avons représente deux capteurs B et B', occupant tous deux une position géomeerique différence moss, pratianrecet, le fonctionnement demeure scientique, cette disposition permettant simplement d'esopper des capteurs qui suraient eu du mai | absorbée et le photo-transistor ne

realisation miniaturisce. Schéma de principe

En nartant de ce demier principe nous avons (eshi un sobome de principe de codeur (figure 21. schema paraissant neut-être compiexe quant au nombre de ses onénateurs. En pratique, concedent de tiennent dans deux boitiers Dil. (Dual In Line) Le montage achiec un disque optique, que l'on neut confectionner facilement à partir d'un compas, de parier et d'encre de Chine (ou encre noire). Le disque de codage reprend la disposition angulaire du disque de la fig 1 Nous unfiscrom, pour detecter les plages blanches et noires, un détecteur optique ministure à reflexion que commercialise Siemens. Il s'agir d'un SFH 900 comportant, dans le même boitier, une

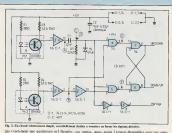
rant de communde entre base et entrue pour les circuits TTL (environ 0,2 mA), courant quasiment not diode infra-rouge et un photo-transistor (brochage on figure 3) En faced'une plage noire, la plus grande partie de l'energie infra-rouge sera

Fig. 1. Soize secteurs sur un disque de

dismittee 14 mm, on pratique, recevra neu ou pas arsez de signal

pour commander le psysage du conram collecteur. En revanche, face à la place blanche, le photo transistor. se mettra à conduire. La tension de collecteur se developpe le long de résistances dont la valeur sera eventuellement a adapter on foortion de la distance séparant le disque codeur du capteur a pifferion ou de la sonsibilité de ce capteur Les diodes LED, alimentees par une resistance de 330 Ohms. ravonnent suffisamment your que les risques de perturbations venues. de l'exterieur soient limnes. Derrière le détecteur, nous avens plant un circuit de mise en forme stjents que nour les deux detecteurs. Cette mise enforme se fast par un sextuale triezer de Schmitt que l'on trouve sous diverses réferences selon qu'il s'agit d'une version CMOS on TTI Sbottky à fuble puissance. La prinpes de circuit, en ce qui nous

pour les circuits CMOS Ce courant d'entrée nous impose. pour le circus de dérivation C1-R5. une valour maximale nour la resistance R5 branchee entre la masse et l'entree d'un circun TTL LS Les ctages trigger servent à mettre en forme le signal de sortie des détecteurs de position , nous n'aurons



un rapport evelique caal a l pour les signaux en sortic de trigger, l'essentiel étant que les trametions des conteurs A of B soiret docallies. Neus utilisens denc le canteur A nour produire un signal carre et le B pour les impulsions. Le trigger e inverse simplement le signal de sortie Deux portes NAND recovent, d'une part, le signal du careteur A et. d'autre part, des impulsions positi-

Nous trouwons à ce niveau la discrimination du sens de rotation, Lex portes NAND passent à 0 uniquement lorsque les deux entrées sont à tive: transition our intervient does un sens de rotation avec la sortie du trigger b positive et dans l'autresens, lorsqu'elle est égale a 0, d'où gare 4 dorme le diagramme de femetionnement du système, et les siconstituce de deux portes NAND appeartenant au circuit integre utilise pour la discrimination de sens. Deux triggers permettent de Blen entendo, your avez toute liconstituer un circuit non inverseur

ou 1 selon le sens de rotation. Variante Certains compteurs/décompteurs

offrent deux entrées oui reconvent l'une des impulsions qui feront croître le contenu du compteur, l'autre des imeulsions qui le ferore decroitre. Le schema se simplifie : on supprime les impulsions d'horloge qui demandaient deux sée : en son centre, une place libre riere les deux portes NAND pour report un roller où se lose l'extrégraux de sortie des portes NAND | inverser leur sortie. Deux portes mité en nointe de l'axe de com-

qui délivre des impulsions

les sorties UP/DOWN et

l'installer la où your le deurez Vous pouvez également réaliser un modèle à course lineaire si le cirur DOWN/UP produsent us signal 0 vous en dit. L'électronique se câble sur une petite plaquette de circuit imprime a simple face dont la figure 6 donne une alée de disposition. Ce circuit peut être separe, sans mennvement, du module de commande ; quatre fils de linison suffisent, deur mentations, les resistances plantes nent place à côte des canteurs. Notre circuit a etc ctudic en vue d'une

mande. Cet axe, monté sur un roulement à bille, bénéficie d'un ré-Le obblage du circuit imprimé ne pose sucun problème : on n'oucouplage d'alimentation, indispensable pour eviter certaines oscillations. Les résistances, d'une nuis-

petite taille (attention à ce que l'on vous propose parfors...). Les composants lossopes appartitioned h des familles classiques : le sextunie trieser de Schritt sera un 40106 en CMOS ou un 74C14 (toujours en CMOS) on on TTL faible ratiosance, un 74LS14. Le nréfixe devancont le numero du circuit intégré importe peu: pour un 40106, on autres, salon les fabricants Avant d'installer les détecteurs optiques, il est perférable de construire la mécanique et, en particulier d'usince le disque de codage. Ce disque se taille dans du verre époxy (usinge à la perceuse) aussi circulaire que possible. Sur ce verre époxy ou collera un disque de papier sur leopel on sum dessine des sections notes suivant l'exemple de la figure 1. Vous neurrez augmenter le nombre de secteurs

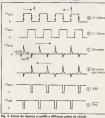
noir. Une division per 2, 4, 8 ou 16 est plus facile à realiser qu'une autre, à moins d'utiliser un rapportour... Une fois le disque terminé, on peut envisager l'exécution du support des capteurs. Ils so presentent avec tres pattes parallèles (figure 3), pattes que l'on sondera sur le mivre d'un circuit imprimé. Pour notre maquette nous avous usine le cuivre d'un support couxy par une gravure mécamoue. les composants étant placés du côte curve. Le cuivre etamé se soudant

un moment où les détecteurs scrout incapables de discerner le blane du

beaucoup micux, nous vous conseillons un étamage à choud nar une crème à souder Multicore (crème BCR 100 ou à la soudure après passage d'un flux decapant. On étamo les nattes du détecteur optique, on plaque ces demières sur le circuit imprimé et on chauffe au fer à souder mais pas tron long-







temps (aul besoin ici d'apport de l petit diamètre et usince en forme de soudure). On observera le decalage cône femelle (on peut aussi percer des capteurs en s'inspirant de la fiun trou d'un millimetre de diametre cure 1 pour accueillir la pointel. Le disque codeur se monte entre

De l'autre côté de l'axe, nous avons un routement à balle (fermé mais gure 7) : si vous disposez d'un tour. your noursez usiner un exc plus (labore, L'extrémité libre de l'axe sera taillée en pointe (teurnage à la

intérieure dont la cage intérieur sern fort diamètre recevant le bouten have sur une perceuse électrones. Bien entenda, on s'arrangera pour Cette pointe s'encastrera dans un que l'ecrou ne touche pas la cage pulier de laiton pris dans une vis de l'externe du roulement. Celus-es





Fig. 5. Generation de troies d'impeblions price le cess de retation



Fig. 8. Dispositron mecanique des eléments, vue en cospe.

s'installe dans la plaquette où sont placées les capteurs optiques. Sa fixation se fait par collège à l'ande d'une colle cyatoscrybic. Le loen fonction de son diametre ex terne. On tentera de minimiser le icu radial per regiane des ecreus ou de la botee. Les deux plaquettes se lex montiennent (nous avous taille les nôtres dans un piercialas de 5 mm). Deux glissif res tiennent le cu cuit imprime portant les circuits intégrés, un tantudare protone dans la tranche recoit une vis rendupt l'ensemble démontable. Le ven axial se règle en agustant la position du roulement à bille; une fois le seu reduct, on applique la colle evanuacrylate. Il reste alors à assurer la batton entre les deux circuits emprimers. Barson par file our me toucheront pas, de reeference, le disque codem. Nons n'avons mas prevu de sorties par cosses ou connecteur elles feront sunriement par fils. Il reste maintenant à



. Implicatation des components RI et R2 sont elisperece a cete des

des aboto consierro



Le circuit imprime grincipal (en bas) et la plaquette support des photo-coupleurs (en haut); largest totale ; 42 mm

Suggestions

Si le montage oc fonctionne pas, nous vous conscillons de vous re-Les resistances R3 et R4 nourront être medifices jusqu'à ce que les sorties des trippers a et h déliveret une information cohereste. Eventuellement, vous pourrez, en cas de problème (impulsions trop larges en sortie du trigger 4 ou forme bizarre des signaux) abaisser la réstrumes R5 a 1000 Ohms ou moins. Vous devrez peut-être, alors, anemerner la valeur de CI Les capteurs optiques pourront être remplacés par des capteurs à effet TLE 4901 de Siemens, à condition

de trouver un almant multipolaire : on reprendra alors le mnacipe de la discrimination du sens de notation

par capteurs co quadrature. Signa-

Nomenclature des composents Registances D1 D2 330 ft. 1/4 W Condensateurs 4.7 nF peramoue Circuits integrés CD, HEF 40106 CMOS ou 74C14 CMOS ou

Photo-couplours SFH500 Siamons

système à transmission, les photo- I une plus grande finance de détecti émetteur et récepteur (SFH900) en- que le système à réflexion. lons enfin esac le disque optique à cadrant, dans ce cas, un disque reflexion paut être rempiacé par un perforé. Cette technique sutorise

Programmer soi-même un microcontrôleur de type 68705, c'est s'ouvrir l'accès à une multitude de réalisations - les vôtres et celles que nous vous proposerons - pilotées par microprocesseur monochip : tel est l'objet de ce

petit programmateur...



PROGRAMMA

expligne dans l'orticle consacré à la présentation des microprocesseurs -monochina de la famille 6805, nous avons en projet plusieurs leurs 68705. Pour faciliter la realisation de ces projets, et bien que nous mettions surpied un service de programmation de ces circuies. mettra, been sûr, de programmer ser les projets que nous yous propo-

aspecta intéressants de cette reeli-

insi are nous l'avons | vous aurez acquis un peu d'expe nence days le management du 68705: toutes les libertes your seront alors permises ce qui s'impose pour cerpossens que yous sonhaitrez commander un resesso de trains électriques ministures nur microcontroleur ; c'est tout à fait fassable et très simple, mais if est impossible de donner un programme standard. particulier lie à la structure du re-

> Pour en terminer avec cette introduction, précisons que l'investissement à prevoir pour une telle realisation ac revele trea faible comme voes allez le constater; l'astuce uti-

sation, your pourrez concevour you have dans le 68705 y /tart none propres microcontrôleurs loraque beaucoup...

dans l'article de présentation du 68705. In ROM interne de ce exercise se divise en deux parties : 1804 netets your sont attribués pour ranger tets sont utilises par le 68705 pour

Ce programme est conçu pour recopier, dans la ROM interne du 68705. le contenu d'une mimoire extensure as circuit, connectée d'une certaine façon sur ses lignes d'entrées/vorties. Il disnose de toutes les possibilités offertes sur les «vras» programmeurs, c'est-adire qu'après avoir effectue la promore externe et la compare su content de la ROM du 68705 et in dique le résultat de cette comparason. De plus, aucun terminal ou compenent informations n'est no

programmateur, il suffit de quel-

ques interrupteurs et de quelques

Il est presenté figure I et son apra reate complexité ne doit pas vonimressionner car nous allens le commenter on detail. Nous y voyons tout d'abont deux surmorts. un de 28 pattes destine a recevoir le

68705 à programmer et no de 24 pattes destine à recevoir la memoire qui sera recopiée dans le 68705. Les lignes de données de liées aux lignes d'entreca/sorties PAO a PA7 qui, pour la circonstance, soft positionness en cerres par le programme d'autoprogrammotion. Les adresses de la memotre, quant à elles, sont reliées à un circuit CMOS type 4040 un



article sur le 68705 pour la descrip-RESET du 68705 et permet, lors-

conduire à point milieu est monté

compteur 12 hits classique Ce compteur voit ses entrees de remise à zero (RST) et d'horloge (CK) commandees per les lignes d'enfaceshorites PB3 et PB4 du 68705 qui sont positionnées en serties

Les fignes PB1 et PB2 positionnées elles aussi en sorties, commondest deux LED qui sugnalent respectiventent que le 68705 est programme (ou a'est pas vierge) et que la verifis'est bien passée. La ligne PB0 commande un circuit h

qui réalise effectivement la programmation comme pour les memotes efficables aux ultra-violets Un quartz est connecté aux entrens adequates du 68705; en effet la programmation nocessite des chronogrammes tres precis que no seugeneration d'horloge que sont le

daire à la masse de façon à disposer de 12 welts sur le pome miffeu et de 24 volts sur le point extrême de cehti-ci. Ces tensions sorti redess/es en mono-alternance pur D1 et D2. puis filtrèes et ensurée régulées à 5 volts et à 24 volts au moven de régulateurs integres classiques. La tension do 5 volts alimente tous les circuits loriones a savou le 68705 le 4040 CMOS. La tension de

L'alimentation du montage est double. Un transformateur à se-

24 volts, quant a elle, est utilisee pour fournir deux autres tensions . du 12 volts au moven de la résistance de 4,7 kOhnts et de la diode Zener DZ1 et du 21 volts au moven de la circuiterre associée à T1, T2 et DZ2. Le 12 volts est applique sur la zutte TIM (entree timer) du 68705 l'application d'une «haute tension» tands que le 21 volts est appliqué de 21 volts sur la patte VPP: tension sous contrôle de PBOa la restie VPP. Un certain nombre d'interrupteurs associés à des LED contrôlent la presence de ces diverses tensions comme nous allows le voer

Le blee de straps S0 à S5 permet de selectionner divers types de memoures à enficher sur le support 24 pattes selon un tableau presente meent donner les autres modes de | figure 2 qui en contient une liste non exhautive. court-circuit ou la resistance (voir L'interrupteur II contrôle la matte

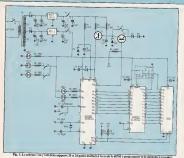
ou'd est fermé, de maintenir le LED3 indique l'état de 11 pour vous L'interruptour I3 contrôle l'annication sur le montage des tensions d'afimentation et de programmation. Son état se visualese par la

LED numéro 1. L'interrupteur 12 bloque le transistor Tl lorsqu'il est fermé et empêche ainsi toute arrivée de chante tensions sur VPP and one soit l'érat de PBO. Un interrupteur marche/ arret classique complete le tout et évite d'avoir à débrancher le montage du secteur losqu'il n'est pes

ortilise.

à la manguyre de quelques interrunteurs lors de la mise en place et du retrut du circuit: tout le reste Avant toute unissation, if faut postionner les straps S0 a S5 confor-

mement aux mulications du fableau de la figure 2 en fonction de la mémoire que vous allez recopier dans ic 68705. Nous avons prayu l'emtra-violets ics plus courantes car or sont les moins conteuses à l'houre nivesu amateur s'avère très facile. nous reviendrons d'ailleurs sur ce suset ulterieurement. Longue cette



sélection est réalisee, il suffit de suivre la procédure suivante : - Vérifier que 11 est fermé (LED) éteintel: cela maintient le 68705 en - Veriflez que I3 est ouvert (LED)

éteinte): cela coupe toutes les alsmentations des supports. - Vérifica que 12 est fermé (LED2 éteinte) ce qui empêche toute arrivée de tension de programmation

sur VPP. - Insérez alors la mémoire à recopier sur le support 24 pattes et le 68705 à programmer dans le support 28 nattes - Fermez B, LED1 s'allume indi-

quant la présence des alimenta-- Ouvrez ensuite 12, LED2 s'allume indiquant la présence de la tension de programmation sur VPP. - Ouvrez enfin II, LED3 s'allume

indiquant que le 68705 commence la programmation - Lorsque às programmation est terminée, in diode indicatrice LED4

s'affume et la phose de vérification commence. Quelques secondes plus tand et si la verification s'est been passée, la diode radicatrice LEDS s'affume à son tour. Le circutt va alors pouvoir être enlevé | rez que le sehema a eté concu de sclon la procédure suivant :

- Fermez 12 ce qui coupe la tension VPP et éteint LED2 - Fermez II ce qui place le 68705 on RESET et éteint LED3. - Ouvrez 13 ce qui coupe les allmentations et éteint LED1 - Le 68705 et (ou) la memoire peuventajors étre enlevés de leurs sus-

Le respect des ordres de fermeture et d'ouverture des interrupteurs est impératif et conditionne la bonne marche de la programmation d'une part et une longue durce de vie au 68705 d'autre part. Vous remarquetelle façon que les circuits puissent

être mis en place ou enlevés lorsque toutes les LED sont eterntes, ce qui constitue une securité appréciable, la présence d'une LED allumée correspondant alors à «interdiction de toucher aux errouits» Nous reviendrom sur comode d'emplei syant la fin de cet article mais nous allons mountement pensor à la phase active avec...

MOTOROLA MONORS

TYPE DE STRAPS MIS

Figure 2 : Liste des memoires utilisables ct position des straps de selection

La réalisation Bien oue le sebema paisse sombler

acré, le nombre important de fizisous a etablir entre la mémoire et le 68705 d'une part et entre la memoire et le 4040 d'autre part nous ont conduit à adopter un circuit imprime double face: une r/elisation on simple face sursit on effet necessite trop de strans. Pour your facilster le travail, nous gyons confie la realisation de ce circuit à une société snécialisée qui vous le reprose prét à l'emploi, sur verre epoxy, étame et à trous métallisés ce qui ne se rencontre, habituellement, que sur des réalisations professionnelles. Pour tous renseignements au sujet de ce circuit et des conditions de vente adressez-vous directement à la societe concernée Facin, 19 rue de Hegenheim, 68300 Saint-Louis, qui pratique, hien sie, la vente par correspondance. Pour ceux qui soubsitent realiser cux-mêmes ee circuit, nous indi-



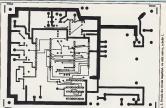
Les dury supports, 28 et 24 pattes, a force d'insertion mile.

l'echelle 1 des deux faces de ceha-ci. Précisons ocpendant que la réalisation personnelle d'un tel curcuit, si elle est possible, necessire une bonne pratique et l'emptor impératif de la méthode nhotographique. De plus, le circuit réalise n'est pas à trous métallisés ce qui impose de câbler tous les pessages entre fa-In chandelle car l'économic réalisée (a supposer qu'il y en ait une), l'est au detriment de la fiabilité et de l'exthétique de la réalisation

Le montage des composants sur le circuit imprime ne pose pos de problème mais nécessite quand même quelques commentaires. En effet. montage, nous avons dessiné le circuit de façon à ce que le support 28 pattes du 68705 et le aurmore 24 pattos de la memoire se montent côté cuivre du circuit imprimé; les LED et le bloc des straps S0 à S5 se montent également être cuivre du circuit. D'autre part, pour faciliter l'insertion et l'extraction du 68705 et de la memoire, nous vous conscillons d'utiliser des supports à force d'inscrison nulle. Ces sunports ayant des pottes ne rentrant ras dans des trous métallisés d'une part of clant assez chers d'autre part, nous avons adopte la solution suivante Un support «normal» est soude a l'emplacement du 68705 et à

comme schématise figure 5, les supports à force d'insertion mille se soudent sur des supports «normouse out viendront ensuite s'enficher dans les supports soudes à demeure sur le CI. Cels permet de conserver la possibilité d'employer les supports à force d'insertion rolle pour une autre application. Per ufficurs, le support intermédiarre assure un bon enfichase dans le support soude à demoure, ce que ic support a force d'insertion rulle ne pourrait faire seul vu la longueur et la forme de sea rottes Ces précisions etant données, et

après vous être procures les composants dont is nomenclature est indiquée figure 6, vous pouvez commencer le montage en suivant le plan d'implantation de la figure 7 Commencez par les supports (obt/ curve pour le 24 et le 28 pentes) puis les résistances, les condenunteurs (on fusant attention at sens des diodes (attention an sens, coalement). Les regulateurs sutégres ac montent à pôst sur le CI en internosant entre leur corps et celui-ci une placee d'als on de dural plée en U qui fait office de radiateur. Les beimasse, il n'y a pas à prevoir d'accessorre, d'isolement et le radiateur peut être commun. Sa taille n'a pas quons en figures 3 et 4 les dessins à celui de la memoire, per ailleurs, et siteuit environ 15 à 20 cm². grande unportance dès lors qu'elle



Le bloc de straps S0 à S5 se monte également côte curvre de façon à être accessible de l'extérieur du boiner selon le type de mémoire que your mettrez sur le support 24 pattes. Nous vous recommandons un bloc de mini-interrupteurs en boitier DIL (on en trouve jusqu'à huit dans le même boitier qui ponviennent très bien sei) plus pratique à manupuler que des straps qu'il faudrait souder on descender. De facon à être visibles de l'extérieur du boitier, les LED sont, elles anssi, montoes côté cuivre. Atten-

dez d'avoir votre boilier en man et l vos supports à force d'insertion nulle pour les monter definitive. avec leurs fils les plus longs. Bien | meins l'avantage d'une inrge diffuque nous ayons indioné leur brochage, verificz-le à l'Obmonètre cor pour ce type de composants. l'on a parfors des surprises et le méplat du

botter n'est pes toutours been list-Le transformateur et les interninteurs ne premient évidemment pas place sur le CI et ils constituent les seuls composants externes.

Votre travail fini, vérificz soigneusement you soudares at l'absence de ponts entre pistes voisines. A ce propos, precisons à ceux qui ne sont pus habitués aux circuits à trous

métallisés qu'il ne faut sonder oud'un scul côte, comme sur un vulgarre circuit simple face. la métalli, sation du trou faisant automatiquement la lisson entre les deux faces (c'est un de ses avantages majeurs).

sujet et nous nous limiterons à quelques conseils. Tout d'abord, la taille du Cl a été calculée pour qu'il rentre dans une boite Teko type P4 que, se elle n'est pas tres jobe, a su sion et d'un faible coût. La dispositurn à adopter est schématisse figare 8. Le circuit imprime est monte

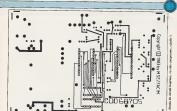
«la tôte en bax» sous la face soné ricure roume de trois décourses roctangulaires per lesquelles apparessauet les deux supports 24 et 28 pattes ainsi que le blec de straps. Des trous ronds ont aussi été prévus. pour les LED dont la longueur des | de goût (ou de stocks...). Ici ausse,

parties sera aitestée au moment de ce montage. Les interrupteurs, vissés sur cette face avant, seront placés dans un ordre logique compte tenu du mode d'emples; nous les avons mis en regard des LED les concerment. Le câblage des interrupteurs

s'effectuera avec soin en respectant les repères I et 2 du schema théorique afin oue l'état des LED corresponde bien au mode d'emploi, à savoir : 11 fermé implique LED3 cteinte et 12 ferme implique LED2 cicinte. Pour 13 et LEDI il n'y a ros de probleme, cette dernière s'alirevenche veillez à câbier ses deux

moitiés de façon identique afin que le 5 volts et le 24 volts soient nersents en même temps et pon à tour de rôte... Au suiet des LED, nous vous recommandons le rouge pour LED1

LED2 et LED3 ce qui vous rappellera le danger qu'il y a à enlever ou à mettre un circuit lorsone l'une d'elles est allumee. Pour LED4 nous avons mis du nune et nom LED5 du vert ; une simple affaire



Aujourd hui ils n'iront pas trop lum; nous n'allons pas, en effet, vous faire programmer pour rice un 68705 tout peuf; mieux vout attendre une application. D'autant plus qu'il fandrait, agrès, faire un montage pour l'essayer. Nous allons sculement effectuer quelques mesures out, si ciles sont correctes. nous permettront d'affirmer que le montage marche à coup sûr. 12; 11 n'a pas d'importance. Mettes en place le 4040. Les straps S0 à S5 provent se trouver data n'importe quelle position. Munissez-yous d'un contrôleur universel d'au moms 10 KOhms par volt et mettez.

et comme dans le paragraphe pre-

codent, vérificz votre cábliaze plusés

sous tension. Runne doit so passer Mettez le «monts» de votre contrôleur à la masse et venillez qu'une for B forme, LEDI s'affume et que du support 28 pattes et 24 du 24 pattes. Constitue sussi que vous

ayez un neu moins de 5 voits sue les 1 ficz que vous avez du 12 volts sur 7 du 28 pettes. Fermez alors 12. constatez que LED2 a'ailume et que yous avez du 21 volts () la précision de DZ2 et du Vas du transistor Til grés) sur la pette 6 du 78 vottes que LED3 s'allume, Court-circus,

tez à la masse 13 puis 14 du 28 nattes pour venfier que LED4 et LED5 s'allument et, si yous voulez tout vérifier, court-circuitez à la masse b patte 12 du 28 pattes, la tension sur 6 doit tomber de 21 volts à 5 volts (4,4 volts pour être prêcis %: elle doit remotter aussitöt des que veus relichez le court-eircuit (tant que 12 est ouvert). Si vous fermez 12, le fast d'agir sur la patte 12 du 28 pettes ne doit pas faire va-

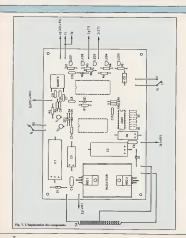
4.4 voltsi Si toutes ces verifications se sont deroulees correctement et sours réserve que vocre 4040 son bon (c'est on general ic des des circuits neufs ft, votre programmateur

Fig. 8. Mise en place dex 2 supports.

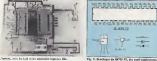
avec la première realisation équipee de 68705 et presentee dans notre prochain aumero.

reux ou, tout simplement, our year lent concevou des applications à base de 68705 sans attendre nos schemas, vosci quelques precisions

Tout d'abord, quelle que seit la taelle de la mémorre mise sur le sus. port 24 partes, sculs les 182564 octots utiles, de l'adresse @h l'adresse decimale 2047 seront recopies dans le 68705, le reste sera ignoré De plus, scules les genties de cette mémore correspondent to de la ROM fonctionne ce que nous vérifierons | utilisateur dans le 68705 seront utili-







L'envers, avec les Led et les mini-interrupteurs Dil.,

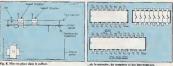


Fig. 8. Miss on place dans le coffret.



En haot, de gauche à druite, les diodex Led 5 a Led 1.

emenclature des composants

And Andreas An

sees. Attal. quo que puiss contenar votre mémoire entre les afessos déclinales 1925 et 2009, cela semjanoré puisque etce zone corres pond, dans le 68705, a som programme de programmation (von Fattale, sem le 68705 peu l'affectation mémoire). La programmation du 68705 comla programmation du 68705 com-

Las programmation du 08/030 complet dure on pen moirs de 2 minutes: n'ayez done pas d'inquestade levs de von permoirs ossais. La verification, en revarche, dure quelques secondes et si la LED correspondente ne s'ultime pas qualques d'assistes de secondes après la fin de la programmation e' set que celle-et s'est mai dérosifée. Contraitement aux mitmotres effia-

quat et sa réglette. On en trouve, pur exemple, chez Pentasonie a un

prix plus abordable que celui des effaceurs. Un namer d'aluminion

menager plié en V sur le tube

nonstage pour vous persiger les yeux lors de l'utilisation du lon gauer d'ouile camplayex se revièle en d'étet dres diagratures pour ces dermete.

Conciusion

Nous en avons terraine avoc la description de ce peté programmateur comption de ce peté programmateur de la comption de la comption

que nous vous aurons tout appris des finesses de logicael da 68705, plus neu ne viendra limiter votre jungination creatrice.

Quarte 1 Mike on botton HC 811

COMMENT?

En détachant cette page.

MICRO ET ROBOTS

ou en la remettant à votre

Mettre une X dans les cases 50

fois à partir du n'eparaissant au mots de

à 12, rue de Bellevae

après l'avoir remplie,

en la retournant à :

POURQUOI?

*MICRO ET ROBOTS» C'est plus simple, o plus pratique.

plus economique. C'est plus simple o un scul geste, en une

remplir soignessement cette page pour vous assurer du service régulier de «MICRO ET ROBOTS».

chez yous! asans risque de l'oublier, ou de

des sa purution, c'est la ocrtitude

Je m'abonne pour la première C'est plus protoque

somme de Frs par Elchèque postal, sons n'de CCP Tchéque bancaire. assas avoir besoin de se déplacer.

à l'entre de : MICRO ET ROBOTS

ATTENTION' Four les chaopements

Je joins à cotte demande In

COMBIEN?

MICRO ET ROBOTS (11 manéros 1 an | 145,00 F - France I an [] 190,00 F - Etranger.

Clarifs des shoossements Promo: TVA récupa-rable 4%, from de port cações Trerfs des phoesas ments Extraver excountes de taxe, from de

Ecrire en MAJUSCULES, n'inscrire qu'une lettre par case. Laisurr une case entre deux mots. Merci



Très nombreux sont les possesseurs de ZX81 qui souhaiteraient améliorer an moindre coût et si possible, facilement, leur machine Ici on offre à qui vent bien s'en donner la peine la possibilité d'accroître, d'une part. les performances du ZX en doublant la caracité de la Ram interne et d'autre part, le confort d'utilisation en dotant ce microordinateur d'une fonction Reset et d'un témoin sonore de prise en compte de la frappe. Trois améliorations dont on aurait bien tort de se priver...

ZX 81: TROIS REMEDES

voir so «ça feur plait». d'abord les acquireurs de la première houre que ne voulent pas se ensuite les personnes au budget informatione limite et nour qui le ZX 81 est tout particulièrement invente; enfin restem coux am yeunellement Felectmerique

Sur been des points, le ZX-81 surearaft satisfaisant; quelques potits défauts rendent cependant see utilisation desagreable tels l'absence de france incertaine et la petite taitle de la RAM interne. Cet article va vous proposer un remède a checun de ces de firmes, pour un prix de revient déen setour. Ainsi qu'on le verra, ces petites anchorations no posent guero de problèmes techniques même peur cenx dri ue beatidacut dri,occasion-

pesté contre l'absence de cet acces soire qui impose de débrancher l'appearril du secteur chaour fois qu'un programme en cours d'essait tast simple à spoorter et, hormis revient, nous ne voyons nos pournine our sex ZX-81. Il suffit tout simplement de vous procurer un poussor de netite tadle oni fasse contact en appayant. Ce pousson



Fig. 1. Entre hs tigar Reset et la masse. le putason. Fig. 2. Le melleur point de raccord se aftre près du connectour.



ZX 81 os, si yous utilisez des extenssons style Memopazie qui occupout toute la fine arriver, sur une parodistrale. On le raccordera entre la fign. Reste du Z-80 et la musse comme achematine figure 1. Le mellour paint pour raccorder les fils de ce possonir se sotue sur le fils de ce possonir se sotue sur le

fils de ce possission se situe sur le circuit imprime au vocationage, du connecteur arriere. Il vocas suffit, au moyen de brochage indique figure 2, de reperer la pasie arrivant sur 2, de reperer la pasie arrivant sur le plote hapitale Resse et une piase de masse. Les fils servent sions soudes juste auvant le connecteur de fispen la ne pas génes, par la solite. Pintroduction d'extensions.

Lors de cette intervention. Builds commente de la commente del la commente de la commente del la commente de la commente de la commente del la commente de la commente del la commente de la commente de

de la RAM interne

severi 76 K de RAM (Battum foot for externe, sous a nilous pas ai vous die qui l'on pout arriver à che, ci cells pout arriver à receive de che, ci cells pout être intéressant pour certaines applications, il ou RAM interne qui russeta alors de met tout de même d'corire des programmes plus longs. Cette modification, de foit, no change mon a la compatibilite invec ituate les atonmant fout de modification de la cocompatibilite invec ituate les atonmant fout de corporation per la cotamina de principal de la comunitation de compatibilité invections de la comunitation de compatibilité invections de la comunitation de consportité, visi- vislantes de la consportité, visi- vis- de

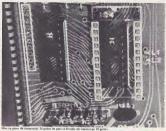
collect, comme 31 s'avait que 1 K de RAM mittree. Si vous vous êtes prequer voire. Si vous vous êtes prequer voire. X 81 en ait et que vous ayez extensise le sehirms joint, cette amitho establishment, et pestêter venue la l'esprit en effet, le ZX 81 a eté conqui pour recevour une RAM instrum de 1 K 60 2 K, un situit payant terme de 1 K 60 2 K, un situit payant.

mode/s à l'autre. A notre avos seule le peux pentibili des RAM 2 K cote tit l'ere de la sorite des presents 2 X a conduit n' l'equipennis et 3 X a conduit n' l'equipennis et 4 X a conduit n' l'equipennis et 5 X a conduit n' l'equipennis et 6 X a conduit n' l'equipennis et 7 X a conduit n' l'equipennis et 7 X a conduit n' l'equipennis et 8 X a conduit n' l'equ

d'unemimere type 4/18 os 4801 em bolliste 24 pattes, co support n'est pes softe. Pour mettre en place votre nequisition deux cas voet se précenter voton que votre ZX est equipe d'une 4/18 es 4801 est de deux 2/14. Caismingors par le cas le plus simple: celui de la 418. Il vois suffit coit simplement d'enleves la 4/18 (os 4801) et son sumleves la 4/18 (os 4801) et son sum-

need in a 10 (o) 40 (d)) if con auguper of its reimplacer par vota 48(2) or TMM 2016. Enlevez le simps L1. 12 ce 10 (d) or reimplace par le simps of time a control of ce time moment vota figure 3) or reimplaces, par le simps office, mais cach was one de-ween mentus en le dissen, que vous de-vez alexers in 4862 dans, que vous de-vez alexers in 4862 dans, que vous de-vez alexers in 4862 dans que vous vezcultural de vez de-vez alexers de vez de-vez de-vez de vez de-vez devez de-vez de-vez de-vez de-vez de-vez de-vez de-vez de-vez devez de-vez de-vez de-vez de-vez de-vez de-vez de-vez de-vez devez de-vez de-vez de-vez de-vez de-vez de-vez de-vez de-vez devez de-vez de-vez de-vez de-vez de-vez de-vez devez de-vez de-vez de-vez de-vez de-vez de-vez de-vez devez de-vez de-vez de-vez de-vez de-vez de-vez de-vez devez de-vez de-vez de-vez de-vez de-vez de-vez de-vez de-vez de-vez devez de-vez devez de-vez devez de-vez devez de-vez de-vez

Si vous avez denx 2116, il via vous dislate travauffer un peu plas. En premser lieu, vous enlèverez les deux 2116 de beurs supports respocitifs. Si vous examinez la figure 3, vous constituerez que le support 24 vous constituerez que le support 18 paties deviant recevoir la molmoner occupe le même emplacement que celan d'un des supports 18 paties de la fine des supports 18 paties. En caresdepence, et comme nous ne



vendores pas vens faire dessouder co dermer, nous alloas fanc un peu de chirutgic. An moves d'un canter bien aigure cource la partie canfaçon a se conserver que les deux rangees de pattes englobees dans le plastique du support, Soudez alors ces deux rangées dans la portie basse de la sérigraphie IC4 en vous aidant des figures 3 et 4 (IC4 peut en effet recevoir un sonnort 28 nottes sans interêt pour ce qui nous occure nonts de soudure eventuels, le tracedu circuit imprime à ce myeau etant assez fin. Mettez enspite en place le strap L2 pais placez votre mémoire sur le «auroort» 24 pattes. l'ergot l de la serierzebre. C'est fini mais c'était un peu plus long oue dans le

L'essai de cette modification est deent au paragraphe offerent, on effet, tant que votre ZX est ouvert. quer une trossieme amelioration que

Un «bip» pour le clavier Le ZX 8) est vendu à un prix très

cher, il a fallu rozner sur les elements les alus conteux, sa des elus importants est, dans tout micro-prdinatour, le clavier Cette (conomie a cu pour conséquence d'affighler le ZX d'un elsevier sur loquel la frappe n'est per du tout apréable, aucune sensation tactile ne venant indiques on compte ou non ce qui oblise l'utilisateur a conserver les youx Fig. 4. Miss en pisce du support 14 braques sur l'ectan apres la france nattes





On present que come litura de 2 la octota a tompera ete la? de chaque touche, de monière à vois si la prisc en compte a cu licu

pluckurs solutions existent, don't cant le clavier d'origine. Peur satrafisisarne qu'elle sort, cette methode augmente de facen notable posous sujourd'hui est, tout simque penèrera un «bip» sonore lois de chr. Vous pourrez alors frapper on

chaque frappe Si yous your reportez is la figure 5. ZX 81 cst un modèle en matrice. Les Fencs KBD0 a KBD5 sont ra-

10 KD tandes que les lignes DI à D8 sont relices au bus d'adresse du miles deux lignes à l'autersection descorrespondante. Nous avons mismontage, comme le montre le CMOS out lours entrees respectives tribres any legges KRD progetors

Lorsqu'aucune touche n'est metoutes ces portes sent au ravenz logrape 1 et les serties sont donc h 0. transistor T qui, ayant sa buse reliée mences on permanence au la la masse per une résistance de

+ 5 volts par des résistances de l 10 KO, reste bloque. Son emettous

qui fait since se trouve done elle discition n'est sucre que le célébre timer 555 monte sei en multivibrateur à fréquence audéle déterminée par les resistances de 2,2 KΩ 390 flet le condernateur de 0.1 «F récupérer n'importe où, son impeniveau sonore en fonction de vos parleur. Une valeur de l'ordre de Lorsqu'on actionne une touche, la

ligne KBD correspondente passe a

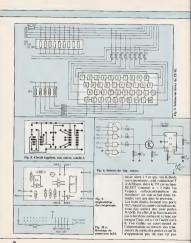




Fig. 10 b. Brochage du 555, du 4011, des élodes et du translater.

longtemps non plus d'ailleurs). La nomenclature des composants,

La nomencialisme des compositis, peu entique, est indupic figure 7. Las supports sont tout feffi faculité en cost a revoir les consecutions de la fifi faculité en cost a revoir les consecutions en contraire, et à conflution de nei contraire de conflution et au contraire de contraire de contraire de contraire de la conflution de nei contraire de la conflution de la contraire de la contr

L'implantation des composants, indique figure 9, n'appelle pas d'autre renturque que celle vous conseillant de respecter l'ordre de montage traditionnel : supports, résistances, condensanteurs, disades, transistors et, en dernéer, circuits integrés. Veillez à la borne orientation de ces dermers issus qu'à veille du transistor et des drodes. Il faut ensure meccarder le montage

au ZX 81 ° co s'attern de la figure el 0 qui inférire le brechage du connecteur KB1. La melleure so tributo conside a soudar des fils incurrent de la consecue de la confete palse de la temperature, il de la temperature, il de KB1 pendam le soudage des fils el consecue de la consecue del la consecue de la consecue del consecue del la consecue del consecue de la con

acrobaties danacreuses pour la vie

2. La première opération o effectuer de per produce, out de reference le se boiltet aces sans avoit verifie et resistant de la commencia del commencia

I ster pair fermeture de celui-sel.

Veilled a ce que le caîté du ciavire
in e se trouve pas punce el, fors de la
mbe en place de vis qui denneux le
circuit implime, regardez le fond de
toblet pour ne pas vois temper de
trous, certains d'entre cux comi utiliss pour viser le fongl.

L'essai des diverses modifications
est alors quassionis un modello. Codi
du possioni de Reset est tres siample : appunyez et comstates. Si qui ne

ou possion de recet est ere sumple reproyez et comstatez. Si ça ne marche pas, ou votre peusseir ne fint pas contact, ou vous vous étes trompe en repérant les pastes où ont cee soudés les fils. Pour la RAM, on tente l'essai dès la mase sous tension : en effet le ZX.

FOOF IN RAM, on tenter Fession are in misse some tension : on effect le ZX tente so RAM fors de chaque miso sous terrarou el le curseur n'apperait qu'appire; s'il est apparu, tout est correct Si vous voulez vous en persunder,

INTERPORT CONTROL OF SAME LIVE OF THE SA

Tout o'sbord, in simplence de principo efficies or percent pas a faira de difference centre la pression sur una couche et la pression con contratte de la companya del companya del companya de la companya del companya

Nous n'avots pas la pretention de vous avoer persone des montages tres originaus, toot au plus sont autre tres originaus, toot au plus sont autre tres originaus, toot au plus sont d'armelisere d'autrelisere de fitturs traineres, de vous presenter des cealessiones plus étuffess pous de nière-ordinateur plus cuffess pous de nière-ordinateur du des sont de son

ini que des utilisations intéres uries dans les dematres les plu uries.

C. Tavernie formentieure des composents

C1, C2 0.1 pF polyester

Circuit integre

IC 1 LD 4011, ML 14011
ID 2 LM 655 CN. NE 666

Fig. 7 : Numericlature des composi

LES ACTIONNEURS

es robots sont constitpés de quetre sorrer d'éléments : la partie mécarrique (elle-même structure ou sesclette. d'équiffbrage), les actionneurs et leurs commundes, les ceptours, l'ordinateur de commande et ses

Nous arrons vu duns le deraier mumero que la forme ctait intimemere Boe A to function, nous allors voir que l'une et l'autre dependent caafement du type d'actionneur unfise general designant tous les elements moteurs, qu'ils soient moteurs électriques, vérins, ou même électro-aimonts. Il faut dotinguer trois sertes d'actionneurs suivant leur source d'energie

- les actionneurs électriques - les actionneurs bydraulieues Ces trois types d'actionneurs se mouvement ou'ds enconfront - mosyement alternatif - monyement rotatil - mouvement lineaire Nous n'examinerons sel que les ac-

tionneurs les plus utilisés en robotique, tout en donnant les raisons de ces oborx. De point de vue de la misse en crules plus simples, puisqu'il suffit d'un câble pour les alimenter. La

Les actionneurs sont aux robots ce que les muscles sont à l'homme, mais la comparaison s'arrête

facilità d'entretien jouent un rôle très important en robotique

robotique sont essentiellement des (tant les moteurs à courant continu ou moteurs-couples à aimants nermancuts et les moteurs pas-à-may. continu s'utilisent surtout sur les gros robots, et les moteurs pas-àres sur les petits. Examinoss d'abord les metours à courant

continu. Il en existe de deux sortes, mais lour principe de fonctionnement reste le même dans les deux ces ; ils sont constitués d'un rotor en fil de cuivre bobine et d'un stator on aiments permanents. Done un cas le rotor possede une forme evfindrague et le moteur est de type saucisson» (c'est le terme consacre 9, dans l'autre cas, le roter est

plat, on forme de disque et il s'apri Comme leur nom l'indique, ces aimsficite de suse en œuvre et la moteurs se commandent par cou-

rant continu, transmis au rotor via les bahas et le collecteur lequel permet, en tournant, de commuter les bobineges du rotor. A l'estensité da courant correspond un couple, ci à une tension correspond une vitesse. En réalisé, pour que la vitesse là, très provisoirement moteur se comporte de façon stable, il est en général muss, lors de su métrique. La dynamo-tachymétri-

que fonctionne sur le même poncipe que le moteur, mais de façon inverse : elle fournit une tension en fonction de la vitesse. Il suffit done de mounter cette tention pour consultre la vitesse roelle en charge quence la tension de commande du moteur pour obtenir une vitente bien détermine Ces moteurs se trouvest enclapefois music d'un frein de maintien ten cas de coupure de courant), et d'un eaeteur de postion monté directement en beut d'arbre (pour l'asservissement en position sam intermediante). Ce ori peuvent fournir un couple permanent quelle que soft leur vilente (de la vitesse zero à la vitesse nomi-

Les moteurs à courant continu sont commandés el asservis par un variateur ou amphificateur d'asservissement. Lorsque la source d'enerme dectrique est une tersion alternative, elle est soit decoupee soit redressée. Il existe deux types de Variatour electronique :



- Passedificatour a thuristor - l'amplificateur à transistee Los dans sont utilisés en robotique

Da point de vue de l'asservissement. l'amelificateur à transistor s'avère meilleur, mais les trostis, tors restent limites en puissance et d en courant continu. L'amphissacur conrant alterretif et ne conneit aucomo limito de puissance dans co domaine. Petite precision technique : tous ces variateurs travaillent sur quatre conadrants. Celo signific qu'ils contrôlent le couple et la sens, que le couple soit positif ou sur un scul quadrant ne pourract

faire d(marrer un moteur que dans us seul sens, et ce moteur ne seriet

robotique, neuvent se résumer l'commutation electronique dinsi :

- Incilité de mise en œuvre - peu limites en puissance - temps de réponse très courts.

surtout pour les moteurs plus bien dimensionnes. N'oublions pas, cependant, de sigrader quelques inconversents - prix relativement eleve - problèmes d'echauffement et

d'entretien lorsqu'ils sont dimen-- rapport couple/masse limite Tous ous inconvénients (à part le freme que par les frottements. Les prix) som en voie de resolution avec avantages de ce type de moteur, en l'apparation recente des moteurs à | qu'il tourne d'un pas à chaque in

Autre grande entégorie, les moteurs pas-à-pas : ils se distinguent des moteurs à courant continu, essendent mecaniquement et magneti-

privilegiées. Ce type de moteur no peut fonctionner que pas par pas ner d'un pas, il faut lui envoyer une une vitesse donnee, il faut lui coquence fixe. Par comparaison, le dre n'importe quelle position anaularre et il suffit de lui envoyer une tension pour le faire tourner à une vitesse donnée. En revanche, le collecteur, ce qui réduit son entre-



Motour d'entreinement direct du Compact Disc Technics SLP10, a ; boblasge du stator, b : genératrice techymetrique. e i alment, d : severture do stator, e : detecteur photo-électrique, f : Led. g : detectour & effet Hall, h : paller. pulsion de commande, il n'est plus necessaire de las adsendre un capgrandour (a condition qu'il fasse bien le numbre de pus corresposdant as nombre d'impulsions li Il existe toutes sertes de mescurse rend-cas, male ils fonctionnent tout univers le principe évogue cidessus, et possèdent en general 200 ou 400 pas par tour. Ce type de moteur est relativement bon marohe, car son asservingement restesimplific

Les moteurs pay-à-pas sont commandés par un translatour servant à calibrer en tonsion et en courant les impulsions de commande, et à Emiter la frequence de ces inerulsions dans les phases d'acceleration et de décélération pour éviter la perte de pas. Le translateur s'alimence on courant continu. et le calibrase est effected par des transistors. Au nombre des avantages d'un

- simplicité de mise en œuvre - convient bien à l'informatique car la commande se foit par impol-

- entretien nul - dimensions redutes (ross de dynomo-tachymetrique, pas de can



- prix pen dleve

Avantages controbalances nas - Irmitation on mussance - rapport guissance/masse peu - avance par h-cours surtout co

En ce qui concerne Mero et Robote. ce sont les moteurs que nous rencontrovers to plus sourcest, cards se treuvent à des prix abordables. Par afflours, ces moteurs font de plus en pius de progrès, et ils aget de monte on moins limités en putyance. De plus, ils no necessitent pas de convertissour numérique Amalogique, contrairement aux moteurs à

courant continue. Derniere estégorie, les moteurs la néaires electriques : en restrique, le employé en robotique. On utilise souvent ce que l'on appelle un winn (lectrique, mais ce n'est en fide

qu'un moteur electrique muni d'une vis convertissant le mouvement rotatif en mouvement linéaire. D'alleurs, un vrai moteur fineare manouvrait de «rigidite» pour per-

robottone sont le plus souvent des est auso très utilisé, cor il simplific la confinatione et en diminue les coûts, Copendant or type d'actionneurs no so remontre pradiquement que sur les robots industriels

hydrantiques, mais le principe reste tottours le même : la pression du Il est dose possible de faire un parolliels entre pression hydraulique et

tension electronic carre of his er courant, mais la comparaison s'arrice h. Les moteurs hydranliques sont très utifiscs dans les rehots de purssance du fait de leur randite (non très courts) et de leur rapport noissancelmasse, le plus clevé de tous les actionneurs. Par contre, ils nécessitent l'unlisation de servo-valves (valves de commande tres ebèros et fragiles) et la mise en riacu d'une centrale hydraufique commandée par un moteur electrique pour general pression at débit hydranbeues.



Les 3 étages d'une serva-valve a contre-renefice électrique (4)

hydruoliques se fast à deux ri- - fraudité des servo-valves la servo-valve, et au myeau electriour par l'amedificateur d'asservissement. Cas moteurs se trouvent en chymitrione et/ou d'un cantem de position L'ensemble de ces contraintes on fair un materiel uni quement reservé nux specialistes-

- rapport puissance/mayse prati-- terms de rémonse très courts - non limite en puissance

- pen d'échanffement car l'élément de puissence (la centrale) est appa un element réfineleant. anzot pas - prix člevé

La commande des moteurs rotatifs | - difficile a mettre en curre

- entretien très important - tuyanterse à boute pression dans

- rendement énergétique platés Quant max motours lineaires bydrauliques, il en existe de deux ry-- les servo-verms à servo-vulve

rotatifa) - les servo-venns à commande par moteur electrique. Il serait trop complique d'aller dans

co qu'il faut en retenir o'est que les servo vérins à commande per moteur electrique sont rius suneles à unliser, surtent lorsone le moteur electrique est un moteur ma-a-nas.

sont à peu près les mêmes que pour ks moteurs rotatifs hydrauliques sauf que, compte tenu de la sambfication de la emématique, les coûts motos elevés; en revanche il est un neu plus difficile d'obtenir un asservissement rigide (la «rigidite»

ppeumatiques

tres employés pour les mouvements simples de type tout on rien, mais bots non programmables à mouvements repetitifs). C'est bien dommare, car on se trouve en presente d'une technologie bon marche et l'on dispose en quantité du fluide utilise pour la transmission de l'energie : l'air. Malheuressement l'air possède un gros definit, sa communication Communication une mosse, so moteur on un verin à distance par de l'air, même à haute der cette musse ou ce moteur par un remort qui manque, on le suit, de ngidité. Cependant cette technologie est caciquefois utilisée un moteur pas-à-pea ce qui pourriet en pour la robotague

Il semble bien que les moteurs

direttur

importante dans les rebots de l'avenir. En effet, les progrès recents des moteurs à courant continu surs coffeetour (à commutation electroneque) permettent de penser que lese rapport puissance/masse rattrapera bientot celes des moteurs hydrauliques (leur principal avantage). Du noist de vue precision d'asservissement et rigidité, ils les out de la priorités et même de cosses. Pour les petits et movens robots (silrement les plus nombreux à l'avenir), les moteurs electriques contextés, à cause de leur prix et de leur facilité d'interfaçage avec l'or

Pierre-Alain Cotte

MICRO SYSTEMES STS collection Cinquante programmes pour ZX 81 Utiles on discretaining, his programmes our steel responded door PASSEPORT coordinant as contribe on exercise frip interment your succeeds it

feere peopre imagination at les ideas devaloppees dans est ou PROGRAMMES POUR Callectica Psolo és/éematique p° 1. **ZX 81**

PAGE - C F port company

Montagas périphériques pour ZX 81 Dess cet suvrege, Petrick Greedle assess de pombreux livres que perspheraques pour ce mucas cedia acur. Les perspheraques cetemas

POCHE : Informatique Il vous propose également une selection de legitiels conts en Braie et on brought machine qu'é vern soffre de france en claver non-· annual

PRIX - 42 F peri compris MONTAGES Passeport pour Applesoft PÉRIPHÉRIQUES Co love d'adorne sano bees no debatant en informazione qu'ou POUR

ZX 81

Le débation y appendés le Basic es tronat les proprenaux et et court experiments pound y retrover beats successed use commande PASS OF FRANCISCO

Passeport pour Basic De ARS à XDRAW, est opposes representations les commundos. Your l'infinerer set comme un detionaren alphabetique pour consider repairment famples d'un cont. Besic permatier, son consisting improvement i tempor of an arrow was prought to termon

PASSEPORT Un here glace et postique à gander à portée de la main POUR allocaco Poole informatique et 4 PASS - 42 F ware a country APPLESOFT

Mathématiques sur ZX 81 : quatre-vingts programmes

Analyse, glacker butters, statisticaes, probabilitie., Live convey-

per M ROUSSELET

PMIX - 42 F part commun.

POLID BASIC

M REDUKTE MATHEMATIQUES SUR ZX 81 80 PROGRAMMES

POCHE - Informatique

Commande et réalement à l'ordre de la LIBRAIRIE PARISIENNE DE

43, rue de Dunkerque 75480 Paris Codex 10 PRIX

PORT COMPRIS Joindre un chèque à la commande



NOUVEAU : DAI 6700 Frs. T.C.

DAI : l'espace graphique C'illust class I spr ; its phototopo regenerer at les pour bou-

ters. C'est supposed has chose fishe swee DAT: pour \$12 x 244 poests on 14 confeers plan down Les mests procepus, de DAI en version de base !

· un vine choser mec requireles et remancides 4 so registre 1300 houses POR -NEXT on 0.25 a. in synthese musicale socreophoraque ser · tese eles plus grandes definitions graphiques un en séciatio éditeur de toste secorporé (Scrolling

des inferfaces passaustes. 18 interfaces en verson.

Les externions du DAI von perruches tours les med-Los extensiones du DAI voes personare source les expla. Nous adresser descionners voes sabose personadas graphagues el industriales graphagues de industrial

foreveckasses, ma covertes digitales repulsa mas unpermouse etc. I certify toute use preume de logiciels de avus

so et dans le monde de

Distrocurration et veren à MULTISOFT distributeur say is France 25, rue Barque 75015 PARIS : 2 783.46.33



DUE



D.A.L. on the product INDATA N.Y. From Smalderstreet, 31 1946 ZAVENTEN (Beloward)



FRANCE



LEGO **ERGO SUM**

ou'il soit le promutific (et sou ano le legteur) de commencer par des points de susgenarrivé à ce pour de mes réflexious, ce qui me tracassait.

de savetr quelle perception pouvait avoir le public de la rebotique telle qu'on la présentait,

souveat, se bornét à la vision de 450 kg de ferroille vous assénant un dictact technique ou, au contraire, à une vision remantique de silbouettes «robotoides» sans appel, marquant un certain engagement. Pas d'autre alternative, semblait-il, cotre ces extrêmes. Assuré que toute société allait à sa vitesse et que «quelqu'un un iour» entreprendrart quelque synthèse, je laissais à d'autres le soin de matérialiser, si For reut dire, mon imaginaire, l'attendais donc avec nationes les «fruits» de cette démission. Le terms passent, to deverous curious ct inquiet quant à savoir pourquoi

conelou une me faisait défaut et

Etrange robot que ce Syndactyle bâtisseur, à mi-chemin entre un ionet sophistiqué et une machine tactique capable d'opérations complexes. Sa fonction ? Prendre des cubes, les empiler comme on construit un mur. Ses composants? Un microprocesseur. quelques servos et du Lego...

prenait autant de temps à fourmi cette prestation qui me paraissait indispensable... Et puis un jour, n'y tonant plus, j'ai décidé de mettre en couvre ce con ne pouvait ou'être la obse manyaise blos out sett : construire un robot autonome et cazeble de montrer une certaine intelligence sentant le groset, voir s'il évoquait interest on indifference Ce robot devait être le plus comract possible, attravant, simple at disposible dans sa presentation afin de se prêter facilement, dans un but de

vingarisation, a quelques observations des techniques élémentaires de la rebetique. Je suis parti du principe survant : la

s'agis one de la représentation d'une cruvre pleridiscirlaine dont acul la finalité peut être qualifice en termes d'automatisation et de robotique. Il est intéressant de mettre en évidence que co oèté pluridisiplinaire est parneutrement adéquat pour nimuler la formation de oupes et de clubs s'enga-

lostoire cà sons avore tellement besoin, en parts égales, de giration créatrica. Bion que conscient que la réalisation d'un produit «robotique» in-

compétences diverses, j'ai dû, h mon grand désespoir, en entrepren-

moi / morei b car, à l'époque, il était plus sur de cometer sur des corseils que sur une participation suivie à la resfisation proprement dite. Maintenant, puesque un pru ancien (un an et demi des) D, le Syndactyle bétisseur a quelques expositions derrière lui, quelques ment et se situe maintenant pormi





par cette volonté de vulmrisation. Cola étant posé, et watioe étant rendue, restait à étudier la forme pré- | celle-ci et la faire vivre. oise que devait prendre le robot et poser. Si la réalisation de la platine coup de problèmes conceptuels, il en allait autrement pour la structure Comme je voujats que chaque élément fondamental soit distincts-

ment percu du reste, no pas pessor ner un certain «fini» à l'ensemble sans être dispendicux, etc. il est apparu que la solution résiduit dura l'utilisation d'éléments dept existant (à savoir : servo-moteurs de radio-commande d'une part et «Lego technique» d'autre port) procomme composants industriels preuves sur d'autres «chantiers». Convaincu qu'avec ces caractérisefficace la possibilité de construction de structures différentes portest, chaosee, l'imaginaire personnel de ses créateurs futurs - le Syndactyle bátissour a commencé à proudre forme ser ces bases. Un des problèmes, et non des moindres, fut de présenter ce robot de facon crédible. Considérant que 75 % de ses éléments les plus visibles, en provenant de magasins de

ren rius complexe et astucieux. pour amuser dans un premier temps puis étouner lorsqu'on y regarde de plus près. Autre difficulté socioculturelle (et classée comme un peu suspecta), celle de s'intéresser, passé un certain foc. à dex «netits your de construction en plastique+, sans compter le regard inquiet des enfants qui voient en vous un concurrent abusif et neu enclis à partager le bénéfice da résultat.

jouets, ne participaient pas à cette

crédibilité, cela a été compensé en

lei donnant on comportement un

loin la ligne droite ?

savée en conduite manuelle, les l servo-moteurs étant montes et prêts vous épargaant. le pu à répondre, et le concept de la phases trop ingrains.

commande informatione étant étabh. il ne restait plus qu'à réaliser tier où le représentation de l'avan-

cement des travaux reste pen perceptible dès lors que l'implantation des composants a été décidée et le cholage termine. C'est le rassage «noir», celui de la programmation du moindre détail, quand se décide comment se représenteront les obsectifs de la machine, comment lui faire réaliser les opérations, comment évaluer ses temps d'établissement et de réactions, comment lui faire are chender telle situation et démèler tel problème... Et pendant que vous vous battez

avoc (et contre) votre tôte durant une période interminable, votre retetan de robot semble somaoler dans une indifference totale pour votre obstination à lui donner ann âme. Et puis - n'est-ce pas le pire 's - plus personne ne vous croit et vous proférez, pour vous-même, des repements peu charitables sur la «bonne idée» qui voos a embarqué dans cette aventure. Arrive un jour. oppendant, on your reconnaissez une vieille rose de l'informatique qui, soumoisement, bloquait votre programme. Mars been sor till fallen faire coci et pas cela. Quelle évidence of quel espoir nouveen 1 Cor-

rection, nouvel essai : ca marche (ou presque) ! Tout au moins le robot relêve la tête (vous aussi) puis va obereber son premier cube on tenant son rôle comme your Favier préva initialement.

C'est bon, il n'y a plus on'à fignoler. Ce qui vous prendra bien autant de temps et de peine que pour la periode précédente mais ca ne fait rien. Là, c'est chouette : la persportive de voir se concrétiser votre projet your fact entrevoir le reste de percours comme une belle liene Le robot a bien évolué depuis ces

temps héroiques et les articles qui your served prosceptis prochamement et le matériel auguel ils feront référence vous permettront de concrétiser votre application en vous épargnant le passage par des

Le choix des cubes

On aurait pu penser oue tout ce qui ressemblair à un cube nouveit convenir. Cependant, même sur ce d'abord trouver des cubes dont la taille était en rapport avec la silhouette generale et bien str. de plus, ils devaient être le plus léger possible. Une autre contrainte présidait à leur choix : leurs faces defacon à ne pas se déformer sous l'effet des pressions répétées de la pince et la decoration ne devoit per se délabrer à force de mampulations. Il existait une autre raison pour no pas preodre on meteriau plus lúger et plus mou (tel que carton ou matérieu de comblement d'emballage) : éviter de recocomer des écrasements ou d'entretenir des

oscillations élastiques nefastes à la bonne stabilité de «l'édifice» un moment de leur pose et depose. avant d'entreprendre une réalisapour résondre on point délicet du cabier des charpes il suffisait d'entrer (one feés de plus) dans un magasin de jouets et de demander une bolte de cubes en plastique servant de support à la présentation d'un recommandé pour un robot de

3 semaines) Le robot s'appelant «Le Syndactyle bMisseur», il se devait de construre un mur ainsi que l'on reocèderait avec un vroi mor de brique. Il est a noter une cette structure d'empilement avec décolage pose des astreintes intéressantes, pour un petit robot, de résolution des règles de superposition. De plus, cette présentation fact tris been accepter l'empilement relativement imprécis effectue dans le courant d'une session de démonstration - nous no pouvons espèrer, pour ce montage, qu'une precision movenne de 0,5 centimètre pour le positionnement des cubes.

(à parre.)



 A coup sûr, vous récupérez largement votre mise (14 F la valeur du Haut-Parleur) pour tout achat auprès d'un de nos annonceurs. - Nos annonceurs, pour la majonte d'entre eux, ont une grande habitude du «Lecteur Haut-

Parleure et savent lui proposer du matériel de qualité et toujours aux mailleurs prix. - Une chaîne Hifi, un wattmètre. une centrale d'alarme, un micro-

- Lire le Haut-Parleur, c'est gagner du temps et de l'argent.

ordinateur, une antenne, un téléphone sans fil, un autoradio, une table de mixage, un scanner, un kit, un rack, un compact disc, un walker, des cassettes, etc. Non, ce n'est pas un poème de Prévert, inédit, mais quelques apparells à usage quotidien qui yous sont proposés chaque mois aux meilleurs prix dans le Haut-Parleur.







Marlboro